

بِسْمِ اللَّهِ الرَّحْمَنِ الرَّحِيمِ



دانشگاه یزد  
دانشکده مهندسی برق و کامپیووتر

پایان نامه  
برای دریافت درجه کارشناسی ارشد  
قدرت

عنوان:

بررسی تاثیر منابع تولید پراکنده بر پارامترهای کیفیت توان در شبکه توزیع و ارائه راهکارهای بهبود آنها

استاد راهنما: دکتر علیرضا صدیقی

استاد مشاور: دکتر محمود رضا حقی فام

پژوهش و نگارش: بهرام آبادیان



تقدیم به همه کسانی که امروز را تحسین روز از آینده خود می دانند و برای فردایی بهتر می کوشند.

پیاس رو درگار عالیاً را سزاست که به  
موهبت دانسرو فیض خویش کنمی خاکر نهاد را رفعت ملکوت بفسیه  
و هم بدرا نمی که از دانسربنی خود دوستدارا دل آگاه دانستن را اکرام نماید.  
و با سپاس از کلیه کسانی که مرادر این راه یاری نمودند، به ویژه

استاد محترم و بزرگوارم  
جناب آقایان دکتر علیرضا صدیقی و دکتر محمد رضا حقی فام

که راهنمایی های ایشان نه تنها در طول انجام پایان نامه، بلکه در تمامی مرحل تحصیل

اساس کارم بود و

بی شک بدون کمک های دلسوزانه و بی دریغ ایشان این پایان نامه هرگز  
به سرانجام نمی رسید.



## تعدیم به:

پدرم،

خورشید بی پایان کرامت، اسطوره صد اقت، ایثار، تلاش و تکلیف گاه استوار حنگی هایم.

و مادرم،

جویبار جاری مهربانی، الله محبت، برداری، گذشت و زیباترین معنای هستی.

دبرابر وجود ناز نیشان زانوی ادب بر زمین می ننم و با دلی ملواز عشق و محبت بر دستشان بوسه می زنم.



## چکیده:

در این پایان نامه تاثیرات مثبت و منفی حضور انواع منابع تولید پراکنده با انواع تکنولوژی اتصال بر روی پارامترهای کیفیت توان الکتریکی سیستم توزیع مورد بررسی قرار گرفته است. حضور منابع تولیدپراکنده در شبکه توزیع تاثیرات مشخص و بارزی روی توان و تغییرات ولتاژ در مصرف کننده و تجهیزات سیستم دارد. تولیدات پراکنده در سطوح مختلف ولتاژ وقتی به سیستم قدرت متصل می‌شوند، می‌توانند تنظیم ولتاژ، وقفه‌های ماندگار، هارمونیک‌ها، فلیکر، افت ولتاژ، فرورفتگی ولتاژ، برآمدگی ولتاژ و اضافه ولتاژ را تحت تاثیر قرار دهند. در بخش اول پایان نامه تاثیر حضور منابع تولید پراکنده با انواع تکنولوژی اتصال بر روی پارامترهای کیفیت توان الکتریکی یک فیدر حقیقی بررسی و مقایسه می‌شود و در بخش بعدی الگوریتمی برای تعیین اندازه و مکان بهینه منابع تولیدپراکنده با انواع تکنولوژی اتصال برای سیستم توزیع ارائه می‌شود. به منظور کاربردی‌تر نمودن نتایج این پایان‌نامه از اطلاعات شبکه توزیع نیروی برق استان یزد استفاده شده و با در نظر گرفتن اطلاعات بار شبکه، پارامترهای کیفیت توان الکتریکی در یک پست انتخابی شبکه‌ی توزیع با حضور منابع تولیدپراکنده با انواع تکنولوژی اتصال بررسی شده است. همچنین به منظور اجرای مراحل برنامه‌نویسی و انجام محاسبات شبکه از نرم‌افزار EMTP و DIGSILENT استفاده شده است. با نتایج بدست آمده از مطالعات انجام شده می‌توان به این نتیجه رسید که تکنولوژی اتصال نقش بسیار مهمی در بحث کیفیت توان الکتریکی در شبکه توزیع دارد و می‌تواند به اندازه انرژی اولیه منابع تولید پراکنده موثر باشد. پس بسته به مکان، اندازه و تکنولوژی اتصال منابع تولیدپراکنده می‌توان به حالت بهینه از نظر کیفیت توان الکتریکی در شبکه با حضور منابع تولید پراکنده رسید.



## فهرست مطالب

عنوان	
	فصل اول: مقدمه
۲	مقدمه
	فصل دوم : مروری به سابقه تحقیق
۷	مروری بر تحقیق گذشتگان
۷	۱- تنظیم ولتاژ
۸	۲- فلیکر ولتاژ
۹	۳- هارمونیک
۹	۴- فرورفتگی ولتاژ
	فصل سوم: مبانی علمی
۱۱	۱-۱-۳ - مقدمه تولیدات پراکنده
۱۱	۱-۱-۳ - تعریف منابع تولید پراکنده
۱۳	۱-۲-۳ - مزایای استفاده از تولید پراکنده
۱۶	۱-۳-۱-۳ - تولید پراکنده و مسائل زیست محیطی
۱۷	۱-۴-۱-۳ - علل رویکرد به منابع تولید پراکنده
۱۹	۱-۵-۱-۳ - علل رویکرد به منابع تولید پراکنده در ایران
۲۳	۱-۶-۱-۳ - معرفی انواع تکنولوژی تولید پراکنده
۲۴	۱-۶-۱-۳ - مولدہای تولید پراکنده تجدید ناپذیر:
۲۶	۱-۶-۲-۳ - مولدہای تولید پراکنده با انرژی تجدید پذیر:
۲۹	۱-۷-۱-۳ - اتصال منابع تولید پراکنده به شبکه
۲۹	۱-۷-۱-۳ - سیستم DG مستقل از شبکه سراسری برق باشد.
۲۹	۱-۷-۱-۳ - سیستم DG متصل به شبکه سراسری برق باشد.
۲۹	۱-۸-۱-۳ - تکنولوژی های اتصال

۳۲	۹-۱-۳- اطلاعات مورد نیاز جهت اتصال DG به شبکه
۳۳	۹-۱-۳- اطلاعات شبکه:
۳۳	۹-۱-۲-۲- اطلاعات DG:
۳۴	۲-۳- مقدمه بررسی مسائل کیفیت توان الکتریکی
۳۴	۲-۳-۱- مبانی کیفیت توان الکتریکی
۳۴	۲-۳-۱-۱-۲-۳- وقفه
۳۵	۲-۳-۱-۲-۳- اضافه جهش (آذرخش یا کلید زنی)
۳۶	۲-۳-۱-۲-۳- کمبود ولتاژ (افت ولتاژ)
۳۶	۲-۳-۱-۲-۳- هارمونیکها:
۳۷	۲-۳-۱-۲-۳-۵- فرورفتگی ولتاژ:
۳۷	۲-۳-۱-۲-۳-۶- برآمدگی ولتاژ:
۳۸	۳-۳- مشکلات کیفیت توان شبکه‌های توزیع دارای منابع تولید پراکنده
۳۹	۳-۳-۱- نامتعادلی ولتاژ
۳۹	۳-۳-۲- تنظیم ولتاژ
۴۱	۳-۳-۳- اضافه ولتاژ به خاطر جاری شدن توان در جهت معکوس:
۴۱	۳-۳-۴- تداخل با تپ چنجر بار (LTC) و کنترلکننده‌های تنظیمکننده استاتیکی ولتاژ (SVR):
۴۲	۳-۳-۵- افت ولتاژ در پایین دست یک تنظیم کننده (LDC) به واسطه DG
۴۴	۳-۳-۶- زمین DG:
۴۶	۳-۳-۷- هارمونیک
۵۱	۳-۳-۸-۱- انواع فیلترهای بهبود کیفیت توان
۵۱	۳-۳-۸-۲- فیلترهای پسیو
۵۲	۳-۳-۸-۳-۲- فیلترهای اکتیو
۵۳	۳-۳-۸-۳-۳- فیلترهای هیبرید
۵۴	۳-۳-۹- فلیکر:

۳-۳-۹-۱- نیاز به منابع ذخیره سازی انرژی.....	۵۶
۳-۴- اتصال منابع تولید پراکنده به شبکه با در نظر گرفتن محدودیتهای کیفیت توان.....	۵۷
۳-۴-۱- تغییرات آرام ولتاژ .....	۵۸
۳-۴-۲- تغییرات سریع ولتاژ (فلیکر).....	۶۱

## فصل چهارم: بررسی تاثیر منابع تولید پراکنده بر روی پارامترهای کیفیت توان در شبکه توزیع

۴-۱- کیفیت توان در سیستمهای توزیع با حضور منابع تولید پراکنده (مقدمه) .....	۶۴
۴-۲- بررسی تاثیر انواع تکنولوژی اتصال منابع تولید پراکنده بر روی پارامترهای کیفیت توان الکتریکی.....	۶۵
۴-۳- مقایسه و بررسی پارامترهای پارامترهای کیفیت توان فیدر مورد مطالعه در حالتهای مختلف ..... ۶۷	
۴-۴- تاثیر اندازه منابع تولید پراکنده بر روی پارامترهای کیفیت توان.....	۷۸
۴-۵- تاثیر مکان منابع تولید پراکنده با مولدات مختلف بر روی پارامترهای کیفیت توان الکتریکی.....	۸۸
۴-۶- مکان یابی انواع منابع تولید پراکنده از دید پارامترهای کیفیت توان الکتریکی در شبکه توزیع.....	۱۰۰
۴-۶-۱- مکانیابی منابع تولید پراکنده به منظور ثبیت ولتاژ و داشتن بهترین حالت ماندگار ولتاژ ..... ۱۰۱	
۴-۶-۲- مکان یابی منابع تولید پراکنده به منظور داشتن بهترین شرایط از نظر هارمونیک ولتاژ و جریان.....	۱۱۸
۴-۶-۳- مکان یابی منابع تولید پراکنده با در نظر گرفتن برآمدگی و فرو رفتگی ولتاژ.....	۱۳۱
۴-۷- ارایه یک الگوریتم کلی برای مکان یابی بهینه منابع تولید پراکنده با در نظر گرفتن محدودیتهای پارامترهای کیفیت توان.....	۱۴۱

۴- استفاده از الگوریتم هوشمند در محاسبه نوع، مکان و اندازه منابع تولید پراکنده به منظور داشتن بهترین شرایط کیفیت توان الکتریکی	۱۴۹
فصل پنجم: نتیجه گیری و پیشنهادات	
۵- نتیجه گیری	۱۵۳
۶- پیشنهادات	۱۵۳
فصل ششم: منابع و مأخذ	
۶- فهرست منابع	۱۵۶

## فهرست اشکال

صفحه	عنوان
۱۷	شکل ۳-۱: میزان رشد استفاده از انرژیها در تولید برق
۲۸	شکل ۳-۲: یک پیل سوختی نمونه
۳۱	شکل ۳-۳: نیروگاه بادی
۳۲	شکل ۳-۴: اینورتر الکترونیک متصل به شبکه
۳۵	شکل ۳-۵: موج ولتاژ در یک بروون رفت
۳۶	شکل ۳-۶: جریان راه اندازی گذرا
۳۶	شکل ۳-۷: افت ولتاژ ناشی از مشکل در شبکه
۳۷	شکل ۳-۸: هارمونیک جریان در یک بار غیرخطی
۳۷	شکل ۳-۹: خمیدگی ولتاژ
۳۸	شکل ۳-۱۰: برآمدگی ولتاژ
۴۱	شکل ۳-۱۱: تنظیم ولتاژ طبق استاندارد ANSI
۴۲	شکل ۳-۱۲: پروفیل ولتاژ با حضور و بدون حضور DG
۴۳	شکل ۳-۱۳: مدار جبرانکننده افت خط
۵۴	شکل ۳-۱۴: ساختار فیلتر هیبرید
۵۴	شکل ۳-۱۵: فلیکر ولتاژ
۵۴	شکل ۳-۱۶: تحلیل گرافیکی پروفیل ولتاژ حداقل بار
۵۵	شکل ۳-۱۷: لرزش ولتاژ - منحنی آستانه آزردگی
۵۹	شکل ۳-۱۸: تغییرات ولتاژ در نقطه اتصال
۶۷	شکل ۴-۱: فیدر شماره ۷ پست شرق یزد
۶۷	شکل ۴-۲: پروفیل ولتاژ در طول فیدر
۶۸	شکل ۴-۳: دامنه هارمونیک سوم ولتاژ
۷۰	شکل ۴-۴: دامنه هارمونیک پنجم ولتاژ

۷۱	شکل ۴-۵: دامنه هارمونیک هفتم ولتاژ
۷۱	شکل ۴-۶: دامنه هارمونیک نهم ولتاژ
۷۲	شکل ۴-۷: دامنه هارمونیک یازدهم ولتاژ
۷۲	شکل ۴-۸: دامنه هارمونیک سیزدهم ولتاژ
۷۴	شکل ۴-۹: دامنه هارمونیک سوم جریان
۷۵	شکل ۴-۱۰: دامنه هارمونیک پنجم جریان
۷۵	شکل ۴-۱۱: دامنه هارمونیک هفتم جریان
۷۶	شکل ۴-۱۲: دامنه هارمونیک نهم جریان
۷۷	شکل ۴-۱۳: دامنه هارمونیک یازدهم جریان
۷۷	شکل ۴-۱۴: دامنه هارمونیک سیزدهم جریان
۷۸	شکل ۴-۱۵: دامنه هارمونیک سوم ولتاژ برای مولد سنکرون
۷۹	شکل ۴-۱۶: دامنه هارمونیک پنجم ولتاژ برای مولد سنکرون
۸۰	شکل ۴-۱۷: دامنه هارمونیک هفتم ولتاژ
۸۰	شکل ۴-۱۸: دامنه هارمونیک نهم ولتاژ
۸۱	شکل ۴-۱۹: دامنه هارمونیک سوم جریان برای مولد سنکرون
۸۲	شکل ۴-۲۰: دامنه هارمونیک پنجم جریان برای مولد سنکرون
۸۳	شکل ۴-۲۱: پروفیل ولتاژ در حالت سنکرون
۸۴	شکل ۴-۲۲: دامنه هارمونیک سوم ولتاژ برای مولد آسنکرون
۸۴	شکل ۴-۲۳: دامنه هارمونیک پنجم ولتاژ برای مولد آسنکرون
۸۵	شکل ۴-۲۴: دامنه هارمونیک نهم ولتاژ برای مولد آسنکرون
۸۶	شکل ۴-۲۵: هارمونیک سوم جریان برای مولد آسنکرون
۸۶	شکل ۴-۲۶: دامنه هارمونیک پنجم جریان برای مولد آسنکرون
۸۷	شکل ۴-۲۷: دامنه هارمونیک نهم جریان
۸۸	شکل ۴-۲۸: پروفیل ولتاژ در حالت آسنکرون

۱۹	شکل ۴-۲۹: دامنه هارمونیک سوم ولتاژ برای مولد سنکرون.
۹۰	شکل ۴-۳۰: دامنه هارمونیک پنجم ولتاژ برای مولد سنکرون.
۹۰	شکل ۴-۳۱: دامنه هارمونیک هفتم ولتاژ برای مولد سنکرون.
۹۱	شکل ۴-۳۲: دامنه هارمونیک یازدهم ولتاژ.
۹۲	شکل ۴-۳۳: دامنه هارمونیک سوم جریان.
۹۲	شکل ۴-۳۴: دامنه هارمونیک پنجم جریان برای مولد سنکرون.
۹۳	شکل ۴-۳۵: دامنه هارمونیک نهم جریان برای مولد سنکرون.
۹۴	شکل ۴-۳۶: پروفیل ولتاژ در طول فیدر برای مکانهای مختلف نصب مولد سنکرون.
۹۵	شکل ۴-۳۷: هارمونیک سوم ولتاژ برای مولد آسنکرون.
۹۵	شکل ۴-۳۸: دامنه هارمونیک پنجم ولتاژ.
۹۶	شکل ۴-۳۹: دامنه هارمونیک نهم ولتاژ.
۹۷	شکل ۴-۴۰: دامنه هارمونیک سوم جریان.
۹۷	شکل ۴-۴۱: دامنه هارمونیک پنجم جریان.
۹۸	شکل ۴-۴۲: دامنه هارمونیک نهم جریان.
۹۹	شکل ۴-۴۳: پروفیل ولتاژ برای منبع تولید پرا کنده آسنکرون در مکانهای مختلف نصب.
۱۰۷	شکل ۴-۴۴: ماتریس Over&Under.
۱۰۷	شکل ۴-۴۵: فیدر ۷ پست شرق یزد.
۱۰۸	شکل ۴-۴۶: ماتریس ولتاژ باسها در حالت مولد سنکرون در نرم افزار DiGSilent.
۱۰۹	شکل ۴-۴۷: ماتریس Over&Under در نرم افزار DiGSilent.
۱۱۰	شکل ۴-۴۸: مقادیر تابع معیار.
۱۱۱	شکل ۴-۴۹: مکان مناسب نصب مولد سنکرون.
۱۱۱	شکل ۴-۵۰: ماتریس Over&Under برای مولد آسنکرون.
۱۱۲	شکل ۴-۵۱: مکان مناسب نصب مولد آسنکرون.
۱۱۴	شکل ۴-۵۲: تعداد افت ولتاژ در حالات مختلف.

۱۱۵	شکل ۴-۵۳: اندازه افت ولتاژ در حالات مختلف
۱۱۷	شکل ۴-۵۴: مقایسه ولتاژ برای حالات بهینه استفاده از انواع مولدها
۱۲۰	شکل ۴-۵۵: ماتریس THD
۱۲۱	شکل ۴-۵۶: ماتریس VTHD
۱۲۳	شکل ۴-۵۷: ماتریس THDV برای مولد سنکرون
۱۲۴	شکل ۴-۵۸: ماتریس THDC برای استفاده از مولد سنکرون
۱۲۴	شکل ۴-۵۹: ماتریس PQ
۱۲۵	شکل ۴-۶۰: مقدار تابع معیار در حالت مولد سنکرون
۱۲۶	شکل ۴-۶۱: مکان بهینه برای مولد سنکرون
۱۲۷	شکل ۴-۶۲: مکان بهینه برای مولد آسنکرون
۱۲۸	شکل ۴-۶۳: مقایسه تعداد THD ولتاژ غیر مجاز
۱۲۸	شکل ۴-۶۴: مقایسه تعداد THD جریان غیر مجاز
۱۲۹	شکل ۴-۶۵: مقایسه تعداد THD جریان غیر مجاز برای حالات مختلف
۱۳۰	شکل ۴-۶۶: مقایسه حالات بهینه برای تعداد باسه‌های دارای THD ولتاژ غیر مجاز
۱۳۰	شکل ۴-۶۷: مقایسه حالات بهینه برای میزان انحراف THD ولتاژ
۱۳۱	شکل ۴-۶۸: مقایسه حالات بهینه برای THD جریان
۱۳۶	شکل ۴-۶۹: ماتریس SCH
۱۳۸	شکل ۴-۷۰: ماتریس تعداد خطای سه فاز
۱۳۹	شکل ۴-۷۱: پاسخ بهینه الگوریتم
۱۳۹	شکل ۴-۷۲: مکان بهینه برای مولد سنکرون
۱۴۰	شکل ۴-۷۳: پاسخ بهینه الگوریتم برای مولد آسنکرون
۱۴۰	شکل ۴-۷۴: مکان بهینه برای مولد آسنکرون
۱۴۳	شکل ۴-۷۸: ماتریس PQ در حالت آسنکرون
۱۴۴	شکل ۴-۷۹: مکان بهینه برای مولد آسنکرون

۱۴۴	شکل ۴-۴: ماتریس PQ برای مولد سنکرون.
۱۴۵	شکل ۴-۵
۱۴۶	شکل ۴-۶: شبکه مورد بررسی.
۱۴۷	شکل ۴-۷: ماتریس ولتاژ.
۱۴۷	شکل ۴-۸: ماتریس THDV.
۱۴۸	شکل ۴-۹: ماتریس THDC.
۱۴۸	شکل ۴-۱۰: ماتریس PQ.
۱۴۹	شکل ۴-۱۱: مکان بهینه برای حالت استفاده اینورتر.
۱۵۰	شکل ۴-۱۲: پاسخ الگوریتم ژنتیک در نرم افزار DigSilent.
۱۵۱	شکل ۴-۱۳: مکان و ظرفیت بهینه با استفاده از الگوریتم ژنتیک.

## فهرست جداول

عنوان	صفحه
جدول ۱-۳: سهم DGها از تولید برق در جهان.....	۱۳
جدول ۲-۳: پتانسیل های بالقوه موجود در کشور.....	۲۱
جدول ۳-۵ مرز جریان هارمونیکی(%) با استفاده از IEEE std.519.....	۴۸
جدول ۳-۶: تخریب هارمونیکی بیشینه ولتاژ با استفاده از IEEE std.519.....	۴۹
جدول ۳-۷: هارمونیک توالی فاز.....	۴۹
جدول ۳-۱۸: محدوده دامنه تغییرات سریع ولتاژ.....	۶۱
جدول ۱-۴.....	۱۱۳