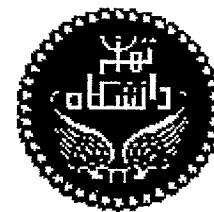
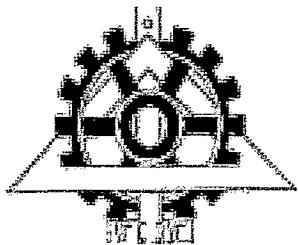




97.59



## دانشگاه تهران

پردیس دانشکده‌های فنی  
دانشکده مهندسی برق و کامپیوتر

عنوان:

درستی‌یابی صوری سیستم‌های شبیه‌بنیاد  
توسط جبر پردازهای

نگارش:

حسین حجت

استاد راهنما:

دکتر مرجان سیرجانی

استاد مشاور:

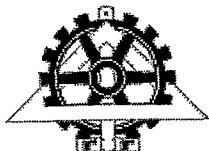
دکتر ناصر یزدانی

پایان‌نامه برای دریافت درجه کارشناسی ارشد در رشته

مهندسی کامپیوتر-گرایش نرم‌افزار

آبان ماه ۱۳۸۶

۹۲۰۵۳۹



به نام خدا  
دانشگاه تهران

## پردیس دانشکده های فنی

گواهی دفاع از پایان نامه کارشناسی ارشد

در رشته مهندسی برق و

حسن حسنه

هیأت داوران پایان نامه کارشناسی ارشد آقا/خانم

کامپیوٹر، گرایش : نرم افزار

با عنوان: "درستی یابی صوری سیستم‌های شیء بنیاد توسط جبر پردازه ای"

بِهِ حَرْفٌ

بہ عدد

نور و جمیع رشی ۱۹، ۸

و درجه ارزیابی نم

## و درجه

| امضاء | دانشگاه یا<br>موسسه | موقعیه دانشگاهی | نام و نام خانوادگی  | مشخصات هیأت داوران                                 |
|-------|---------------------|-----------------|---------------------|----------------------------------------------------|
|       | تهران               | استاد دیار      | دکتر مرجان سیرجانی  | ۱- استاد راهنما<br>استاد راهنمای دوم<br>(حسب مورد) |
|       | تهران               | دانشیار         | دکتر ناصر یزدانی    | ۲- استاد مشاور                                     |
|       | شریف                | استاد دیار      | دکتر سید حسن میریان | ۳- استاد مدعو خارجی<br>(یا استاد مشاور دوم)        |
|       | تهران               | استاد دیار      | دکتر رامتین خسروی   | ۴- استاد مدعو داخلی                                |
|       | تهران               | استاد دیار      | دکتر فتاحه تقی یاره | ۵- داور و نماینده کمیته<br>تحصیلات تکمیلی، دانشکده |

تذکرہ: این برگہ پس از تکمیلی توسیعات ہبہ داوران در نخستین صفحہ پایان نامہ درج می گردد۔



## دانشگاه تهران

پردیس دانشکده‌های فنی

دانشکده مهندسی برق و کامپیوتر

عنوان:

### درستی یابی صوری سیستم‌های شبیه‌سازی توسعه جبر پردازهای

نگارش: حسین حجت

پایان‌نامه جهت دریافت درجه کارشناسی ارشد در رشته

مهندسی کامپیوتر گرایش نرم‌افزار

از این پایان‌نامه در تاریخ ۱۳۸۶/۸/۲۳ در مقابل هیأت داوران دفاع به عمل آمد و مورد تصویب قرار گرفت.



دکتر جواد فیض

معاونت آموزشی تحصیلات تکمیلی پردیس دانشکده‌های فنی:

دکتر پرویز جبهه‌دار مهندس

رئیس دانشکده مهندسی برق و کامپیوتر:

دکتر سعید نادر اصفهانی

معاونت پژوهشی و تحصیلات تکمیلی دانشکده:

دکتر مرجان سیرجانی

استاد راهنمای:

دکتر ناصر یزدانی

استاد مشاور:

دکتر فتنه تقی‌یاره

عضو هیأت داوران:

دکتر رامتین خسروی

عضو هیأت داوران:

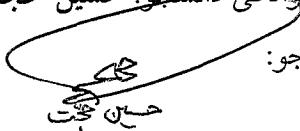
دکتر سید حسن میریان حسین‌آبادی

عضو هیأت داوران:

## تعهد نامه اصالت اثر

این‌جانب حسین حجت تأیید می‌کنم که مطالب مندرج در این پایان‌نامه حاصل کار پژوهشی این‌جانب است و به دستاوردهای پژوهشی دیگران که در این نوشه از آنها استفاده شده است مطابق مقررات ارجاع گردیده است. این پایان‌نامه قبلاً برای احراز هیچ مدرک هم سطح یا بالاتر ارائه نشده است. کلیه حقوق مادی و معنوی این اثر متعلق به دانشکده فنی دانشگاه تهران می‌باشد.

نام و نام خانوادگی دانشجو: حسین حجت  
امضای دانشجو:



حسین حجت

تقدیم به ساحت مقدس یوسف زهرا (عج)

## تشکر و قدردانی:

خداوند یکتا را سپاس می‌گویم که به من امکان داد تا بتوانم قدمی دیگر از راه پر پیچ و خم کسب دانش را با موفقیت پشت سر بگذارم. آرزو می‌کنم که در ادامه‌ی مسیر بتوانم شایسته‌ی رحمت بیکرانش باشم. در پیمودن این راه، افراد بسیاری نیز همواره راهنمای و یاری‌رسان من بودند، که از همگی آنان سپاسگزارم. ابتدا از استاد راهنمای بزرگوارم دکتر مرجان سیرجانی کمال تشکر را دارم، که در طی سال‌ها عضویت در گروه تحقیقاتی ایشان‌چه در دوره‌ی کارشناسی و چه در دوره‌ی کارشناسی ارشد-تجربیات گرانبهایی اندوختم. امیدوارم که این همکاری تا سال‌های سال ادامه یابد. از استاد مشاورم دکتر ناصر یزدانی تشکر می‌کنم که به خوبی مرا در خلال این پروژه یاری کردند. از دوست عزیزم دکتر محمدرضا موسوی نیز قدردانی می‌کنم، که در کلیه‌ی مراحل انجام پروژه کمک و راهنمای من بودند. همچنین از کلیه‌ی دوستان و عزیزان آزمایشگاه روش‌های صوری نیز کمال تشکر و قدردانی را دارم. و در آخر، از داناترین و مهربان‌ترین راهنمای زندگی‌ام، پدرم، از بهترین و دلسوزترین یار زندگی‌ام، مادرم، و دو خواهر عزیز و نازنینم تشکر می‌کنم که هر چه دارم از برکت تلاش‌ها، زحمات و دعاهای بی‌دریغ آنان است. حق حافظ و نگهدارشان باد.

## چکیده

الگوی مبتنی بر شیء یکی از رایج‌ترین رویکردها به برنامه‌سازی و مدل‌سازی است. با وجود اینکه پیشرفت‌های بسیاری در این زمینه انجام شده است، اما به نظر می‌رسد که هنوز این الگو نظریات پخته و جاافتاده‌ای برای استدلال صوری نداشته باشد. در این پایان‌نامه تلاش می‌کنیم که پایه‌ای برای استدلال صوری در زمینه‌ی زبان‌های مبتنی بر شیء بنا کنیم. برای تحلیل صوری، از شیوه‌ی تحلیل جبرپردازه‌ای استفاده می‌کنیم، که رویکردی قدرتمند برای مدل‌سازی سیستم‌های همروند است. با فراهم کردن نگاشتی از زبان‌های مبتنی بر شیء به جبرپردازه‌ای، می‌توانیم از توانمندی‌های جبرپردازه‌ای در کاربردهای صنعتی نیز استفاده کنیم. در نگاشت ارائه شده به طور خاص بر جبرپردازه‌ای mCRL2 مرکز می‌کنیم، که یک شکل از جبرهای پردازه‌ای است که از انواع داده‌ای به خوبی پشتیبانی می‌کند. توانایی‌های mCRL2 در کارهای بسیاری پیش از این به اثبات رسیده بودند، و علاوه‌بر این مجموعه ابزارهای نیرومندی برای تحلیل و درستی‌یابی مدل‌های mCRL2 وجود دارند.

برای عملی کردن ایده‌های خود از دو زبان مبتنی بر شیء استفاده می‌کنیم. اولی زبان Ribکاست، که زبانی مبتنی بر مدل بازیگر است که برای مدل‌سازی سیستم‌های همروند و توزیع شده به کار می‌رود. زبان دوم زبان C SystemC است که در صنعت کاربرد بسیار دارد. این زبان در طراحی‌های در سطح سیستم کاربرد دارد.

برتری‌های رویکرد ما در مقایسه با نگاشت‌های انجام شده‌ی پیشین در زمینه‌ی تبدیل زبان‌های مبتنی بر شیء به جبرپردازه‌ای، استفاده‌ی بسیار از انواع داده‌ای موجود در mCRL2 است. توانایی انواع داده‌ای موجود در mCRL2 تاحدی بود که عموماً نیازی به تعریف مجدد انواع داده‌ای احساس نشد. هر دو نگاشت در قالب یک ابزار کامپایلر پیاده‌سازی شده و تعدادی مطالعه‌ی موردنی در هر دو مورد انجام شده‌اند. نتایج نگاشت Ribکا نشان می‌دهد که کاهش ترتیب جزئی پویا اندازه‌ی فضای حالت را نسبت به روش‌های پیشین (که ایستا بودند) بیشتر کاهش می‌دهد، حال آنکه از لحاظ زمانی گندتر است. همچنین توانستیم که یک اشکال در پیاده‌سازی انجام شده‌ی قبلی برای روش‌های ایستای کاهش ترتیب جزئی بیابیم، که توسط خوش‌سازی قابل حل شدن است. در نگاشت C SystemC نیز یک اشکال مخفی در پیاده‌سازی ریزپردازنده‌ی mini MIPS پیدا شد، که تا قبل از آن یافته نشده بود.

## فهرست مطالب

|            |                                                        |
|------------|--------------------------------------------------------|
| عنوان..... | صفحه                                                   |
| ۱.....     | مقدمه: ۱                                               |
| ۷.....     | دستآوردهای پایان نامه ..... ۱-۱                        |
| ۸.....     | زیان مبتنی بر شیء ..... ۲-۱                            |
| ۹.....     | ساختار پایان نامه ..... ۳-۱                            |
| ۱۰.....    | کارهای مشابه: ۲                                        |
| ۱۸.....    | زیان های تبدیل شده به mCRL2 ..... ۱-۲                  |
| ۱۹.....    | پیش زمینه ها: ۳                                        |
| ۲۰.....    | سیستم های گذار: مبتنی بر حالت و مبتنی بر کنش ..... ۱-۳ |
| ۲۱.....    | کنش های پنهان راکد ..... ۱-۱-۳                         |
| ۲۳.....    | منطق های زمانی ..... ۲-۳                               |
| ۲۵.....    | هم ارزی رفتارها ..... ۳-۳                              |
| ۲۷.....    | دو شبیه سازی ..... ۱-۳-۳                               |
| ۲۸.....    | دو شبیه سازی قوی ..... ۱-۱-۳-۳                         |
| ۳۰.....    | دو شبیه سازی ضعیف ..... ۲-۱-۳-۳                        |
| ۳۱.....    | دو شبیه سازی انسحابی ..... ۳-۱-۳-۳                     |
| ۳۲.....    | هم ارزی لکتی ..... ۲-۳-۳                               |
| ۳۴.....    | جمع بندی ..... ۳-۳-۳                                   |
| ۳۵.....    | جبر پردازهای mCRL2 ..... ۴                             |
| ۳۶.....    | مقدمه ای بر جبر پردازهای ..... ۱-۴                     |
| ۳۹.....    | خُرد زیان نمایش مشترک ( $\mu$ CRL) ..... ۲-۴           |

|    |                                   |         |
|----|-----------------------------------|---------|
| ۳۹ | فلسفه‌ی ایجاد                     | ۱-۲-۴   |
| ۴۱ | انواع داده‌ای مجرد                | ۲-۲-۴   |
| ۴۶ | مقدمه‌ای بر $\mu$ CRL             | ۳-۲-۴   |
| ۴۷ | ترکیب گزینشی و متوالی             | ۱-۳-۲-۴ |
| ۵۰ | پردازه‌های موازی                  | ۲-۳-۲-۴ |
| ۵۲ | بن‌بست و بسته‌بندی                | ۳-۳-۲-۴ |
| ۵۳ | اعلان پردازه‌ها                   | ۴-۳-۲-۴ |
| ۵۴ | عبارات شرطی                       | ۵-۳-۲-۴ |
| ۵۵ | جمع‌زنی بر روی یک نوع داده‌ای     | ۶-۳-۲-۴ |
| ۵۶ | تغییر نام                         | ۷-۳-۲-۴ |
| ۵۷ | پنهان‌سازی کنش‌ها                 | ۸-۳-۲-۴ |
| ۵۸ | توسعه‌های mCRL2 نسبت به $\mu$ CRL | ۳-۴     |
| ۵۹ | انواع داده‌ای جدید در mCRL2       | ۱-۱-۳-۴ |
| ۶۰ | چندکنش‌ها                         | ۲-۱-۳-۴ |

|    |                            |     |
|----|----------------------------|-----|
| ۶۴ | نگاشت ریکا (سریو):         | ۵   |
| ۶۶ | زبان ریکا                  | ۱-۵ |
| ۶۷ | طرح نگاشت                  | ۲-۵ |
| ۷۳ | پیاده‌سازی و مطالعات موردي | ۳-۵ |
| ۷۶ | بررسی کاهش فضای حالت       | ۴-۵ |
| ۷۹ | خلاصه‌ی فصل                | ۵-۵ |

|    |                    |     |
|----|--------------------|-----|
| ۸۰ | نگاشت :SystemC     | ۶   |
| ۸۱ | مقدمه              | ۱-۶ |
| ۸۴ | زبان SystemC       | ۲-۶ |
| ۸۷ | انواع داده‌ای هسته | ۳-۶ |

|    |                                           |     |
|----|-------------------------------------------|-----|
| ۹۰ | پردازه‌های هسته                           | ۴-۶ |
| ۹۲ | از پردازه‌های SystemC به پردازه‌های mCRL2 | ۵-۶ |
| ۹۳ | وراسی کد                                  | ۶-۶ |
| ۹۴ | مطالعه‌ی کاربردی                          | ۷-۶ |
| ۹۵ | خلاصه فصل                                 | ۸-۶ |

## ۷ الگوریتم‌های کاهش:

|     |                                     |         |
|-----|-------------------------------------|---------|
| ۹۷  | سرآغازی بر روش‌های کاهش فضای حالت   | ۱-۷     |
| ۱۰۱ | خطی‌سازی                            | ۲-۷     |
| ۱۰۳ | کاهش ترتیب جزئی                     | ۳-۷     |
| ۱۰۵ | $\tau$ -همریزی و $\tau$ -اولویت‌دهی | ۱-۳-۷   |
| ۱۰۸ | کاهش ترتیب جزئی در ساختارهای کریپکه | ۲-۳-۷   |
| ۱۱۲ | روش پیاده‌سازی                      | ۱-۲-۳-۷ |
| ۱۱۶ | کافی بودن کاهش ترتیب جزئی           | ۳-۳-۷   |
| ۱۱۶ | مخروطها و کانون‌ها                  | ۴-۷     |

## ۸ نتیجه‌گیری و کارهای آینده:

|     |        |   |
|-----|--------|---|
| ۱۲۳ | ضمیمه: | ۹ |
|-----|--------|---|

## فهرست منابع

|     |                                 |
|-----|---------------------------------|
| ۱۳۸ | فرهنگ واژگان (انگلیسی به فارسی) |
|-----|---------------------------------|

|     |                                 |
|-----|---------------------------------|
| ۱۴۳ | فرهنگ واژگان (فارسی به انگلیسی) |
|-----|---------------------------------|

## فهرست شکل‌ها

### عنوان.....صفحه

|                                                                               |    |
|-------------------------------------------------------------------------------|----|
| شکل ۱-۲: ترجمه‌ی $(Y + 1) - X$                                                | ۱۳ |
| شکل ۲-۲ چارچوبی برای زبان‌های شیء‌گرا در CCS                                  | ۱۴ |
| شکل ۱-۳ : کنش داخلی قابل رؤیت نیست                                            | ۲۲ |
| شکل ۲-۳: کنش داخلی به طور غیرمستقیم قابل رؤیت است                             | ۲۳ |
| شکل ۳-۳: طیف فان‌خلاییک                                                       | ۲۶ |
| شکل ۴-۳: یک رابطه‌ی دوشیبی‌سازی که متعالی نیست                                | ۲۸ |
| شکل ۵-۳: دو رابطه‌ی دومشابه                                                   | ۲۹ |
| شکل ۶-۳: دو پردازه‌ی دومشابه ضعیف                                             | ۳۱ |
| شکل ۷-۳: دو مسیر هم‌ارز لکتی                                                  | ۳۳ |
| شکل ۱-۴ : شبکه‌کد دفترچه تلفن در روش مبتنی بر مدل (برگرفته از (Jackson 2006)) | ۴۲ |
| شکل ۲-۴ شبکه‌کد دفترچه تلفن در روش جبری (برگرفته از (Jackson 2006))           | ۴۲ |
| شکل ۳-۴ انجام یک گذار                                                         | ۴۶ |
| شکل ۴-۴ سه پردازه‌ی متواالی                                                   | ۴۷ |
| شکل ۵-۴: دو پردازه با استفاده از انتخاب                                       | ۴۸ |
| شکل ۶-۴: عدم پخشی ترکیب متواالی بر ترکیب گرینشی از سمت چپ                     | ۴۹ |
| شکل ۷-۴: توصیف یک ساعت در $\mu CRL$                                           | ۵۴ |
| شکل ۸-۴ : یک شبکه‌ی پتری ساده                                                 | ۶۱ |
| شکل ۱-۵ : یک مدل ساده برای ریکا                                               | ۶۶ |
| شکل ۲-۵: نمودار تبادل پیغام در مدل mCRL2                                      | ۷۸ |
| شکل ۳-۵ : ترجمه‌ی مدل ریکای شکل ۱-۵ به mCRL2                                  | ۷۰ |
| شکل ۴-۵ : یک نمونه کد ریکا برای تولیدکننده-صرف‌کننده                          | ۷۶ |
| شکل ۵-۵: فضای حالت شکل ۴-۵                                                    | ۷۷ |
| شکل ۶-۵: اضافه کردن کنش مصنوعی sel                                            | ۷۸ |

|     |                                                                                                                     |
|-----|---------------------------------------------------------------------------------------------------------------------|
| ۸۵  | ..... شکل ۱-۶: یک پیمانه به زبان C برای SystemC DFF                                                                 |
| ۸۹  | ..... شکل ۲-۶: انواع داده‌ای که در کد mCRL2 استفاده می‌شوند                                                         |
| ۹۰  | ..... شکل ۳-۶: پردازه‌های هسته در mCRL2                                                                             |
| ۹۳  | ..... شکل ۴-۶: ترجمه‌ی پردازه‌های شکل ۱-۶                                                                           |
| ۹۴  | ..... شکل ۵-۶: پردازه‌ی درستی یاب برای شکل ۱-۶                                                                      |
| ۱۰۴ | ..... شکل ۱-۷: (الف) سه گذار همروند ب) تمام درهمسازی‌های ممکن پ) یک روند اجرا                                       |
| ۱۰۵ | ..... شکل ۲-۷: الگوی همریزی                                                                                         |
| ۱۰۶ | ..... شکل ۳-۷ مثال برای همریزی در (الف) همه‌ی گذارهای $\tau$ جزء مجموعه‌ی $\tau$ -همریز حداقل ند، در (ب) هیچ کدام : |
| ۱۰۷ | ..... شکل ۴-۷: استفاده از $\tau$ -اولویت‌دهی                                                                        |
| ۱۰۹ | ..... شکل ۵-۷: دو گذار مستقل                                                                                        |
| ۱۱۰ | ..... شکل ۶-۷: جایگزین کردن گذارها بر مبنای جایه‌جایی پذیری                                                         |
| ۱۱۰ | ..... شکل ۷-۷: یک مثال ساده به همراه فضای حالت کاهش یافته                                                           |
| ۱۱۷ | ..... شکل ۸-۷: یک کانون و منحصراً آن                                                                                |

## فهرست جداول

### عنوان.....صفحة

|                                                                |    |
|----------------------------------------------------------------|----|
| جداول ۱-۴: اصول پایه برای $\mu$ CRL                            | ۴۸ |
| جداول ۲-۴: اصول موضوعه برای موازات در $\mu$ CRL                | ۵۱ |
| جداول ۳-۴: اصول ناظر بر بنبست                                  | ۵۲ |
| جداول ۴-۴: قواعد ناظر بر بسته‌بندی                             | ۵۳ |
| جداول ۴-۵: اصول ناظر بر عبارات شرطی                            | ۵۴ |
| جداول ۴-۶: اصول موضوعه‌ی عملگر جمع                             | ۵۶ |
| جداول ۴-۷: اصول موضوعه‌ی تغییر نام                             | ۵۷ |
| جداول ۸-۴: اصول موضوعه‌ی کنش پنهان در دوشیوه‌سازی انشعابی      | ۵۸ |
| جداول ۹-۴: اصول موضوعه‌ی چندکنش‌ها                             | ۶۲ |
| جدول ۱-۵: نگاشت ریکا به mCRL2                                  | ۷۳ |
| جدول ۲-۵: نگاشت ریکا به پروملا                                 | ۷۴ |
| جدول ۳-۵: تعداد حالات و گذارهای وارسی مدل‌های ریکا در دو ابزار | ۷۵ |

## **فصل اول**

### **مقدمه**

در حوزه‌ی دانش کامپیوتر، "روش‌های صوری"<sup>۱</sup> به روش‌هایی مبتنی بر ریاضیات اطلاق می‌شوند که در توصیف، طراحی و درستی‌یابی سیستم‌ها مورد استفاده قرار می‌گیرند. به کار بردن روش‌های صوری درک بیشتر و دقیق‌تری از سیستم می‌دهد و موجب افزایش وضوح توصیف می‌شود. علاوه بر این در زدودن اشکالات و خطاهای موجود در سیستم کمک شایانی می‌کند.

روش‌های صوری مختلف بر روی سیستم‌های متفاوتی تمرکز دارند. به طور کلی سیستم‌های محاسباتی به دو شاخه‌ی ترتیبی<sup>۲</sup> و واکنشی<sup>۳</sup> تقسیم می‌شوند. محاسبات در نوع اول به صورت یک تابع ورودی- خروجی است؛ ورودی از یک سمت وارد محاسبه‌گر شده خروجی به صورت تابعی از ورودی از سمت دیگر بیرون داده می‌شود. برای چنین سیستم‌هایی، روش‌های صوری مختلفی نظیر حساب لاندا (Barendregt 1984) ارائه شده‌اند. طبق نظریه‌ی چرچ- تورینگ هیچ مدل محاسباتی برای یک سیستم ترتیبی نمی‌تواند قدرت بیشتری از ماشین تورینگ داشته باشد.

برخلاف مدل ترتیبی، یک سیستم واکنشی در تعامل دائمی با محیط اطراف خود است و هیچ گاه به اتمام نمی‌رسد. در چنین وضعیتی سیستم به طور همرونده با محیط اطراف خود اجرا می‌شود. نمونه‌ی بارز چنین رفتاری را در یک سیستم عامل می‌توان دید، که با مشاهده‌ی اتفاقات مختلف پیش آمده در کامپیوتر به آنها پاسخ می‌دهد. در بررسی سیستم‌های واکنشی نمی‌توان تنها به صورت مجرد ورودی- خروجی اکتفا نمود. یک رویکرد صوری درست به این سیستم‌ها باید الگوهای رفتاری سیستم، وقوع بن‌بست، قحطی<sup>۴</sup> و نظائر آن را در نظر داشته باشد. بسته به پارامترهای رفتار/سیستم، درهم‌سازی<sup>۵</sup> عدم درهم‌سازی، خطی/ انشعابی بودن زمان، مدل‌های متفاوتی را می‌توان برای یک سیستم همرونده در نظر گرفت (Sassone, Nielsen et al. 1996).

جبرپردازهای، یکی از موفق‌ترین مدل‌های صوری در توصیف سیستم‌های همرونده است. نگرش

<sup>1</sup> Formal Methods

<sup>2</sup> Sequential

<sup>3</sup> Reactive

<sup>4</sup> Starvation

<sup>5</sup> Interleaving

جبری به پردازه‌های موازی در دهه‌ی هفتاد با معرفی "پردازه‌های ترتیبی مرتبط"<sup>۱</sup> توسط تونی هر<sup>۲</sup> (Hoare 1978; Hoare 1985) و نیز "حساب سیستم‌های مرتبط"<sup>۳</sup> توسط رابین میلنر<sup>۴</sup> (Milner 1980; Milner 1989) آغاز شد. برای اولین بار یان برخسترا<sup>۵</sup> و یان ویلم کلاب<sup>۶</sup> در "جبر پردازه‌های مرتبط"<sup>۷</sup> به این شیوه از مدل‌سازی سیستم‌های همروند نام "جبر پردازه‌ای" دادند (Bergstra and Klop 1984). این شیوه از مدل‌سازی (Baeten and Weijland 1990)، که تا امروز نیز به کار برده می‌شود. سه جبر پردازه‌ای نامبرده در فوق، اصلی‌ترین رویکردهای موجود هستند و باقی جبر پردازه‌ها معمولاً در موارد خاص به کار گرفته می‌شوند، مثل حساب پای<sup>۸</sup> (Milner 1999; Sangiorgi and Walker 2001) برای سیستم‌های متحرک و PEPA (Hillston 1996) برای توصیف سیستم‌های اتفاقی. در خلال این پایان‌نامه، از نام‌های مختصر جبرهای پردازه‌ای ACP، CCS و CSP استفاده خواهیم نمود.

در نام هر سه جبر پردازه‌ای نامبرده، بر روی ارتباط تأکید شده است. علت این نام‌گذاری از آنجا ناشی می‌شود که در جبر پردازه‌ای، هدف توصیف و استدلال در زمینه‌ی سیستم‌های مرتبط است. چنین سیستم‌هایی از طریق یک سری ارتباطات با جهان اطراف خود کنش دارند. در جبر پردازه‌ای از محاسبات داخلی درونی هر پردازه (متغیرها، تخصیص دادن مقدار به متغیر،...) کلاً صرف نظر می‌شود. به عبارت دیگر یک دید سطح بالا به سیستم وجود دارد، که تمامی سیستم‌های مرتبط را به صورت مجرد پردازه می‌بیند، به طوری که هر پردازه عضوی از یک دامنه‌ی ریاضی است. پردازه‌ها توسط یک سری عملگر قابل ترکیبند. برای مثال، عملگرهایی برای ترکیب ترتیبی و یا موازی پردازه‌ها وجود دارند. قواعدی نیز در هر جبر پردازه‌ای باید وجود داشته باشند که نحوه‌ی عمل عملگرها را مقید کنند، تا هر عملگر مطابق آنچه که از آن انتظار می‌رود عمل کند. بنابراین هر جبر پردازه‌ای شامل یک دامنه از پردازه‌ها به همراه یک

<sup>1</sup> Communicating sequential processes (CSP)

<sup>2</sup> Sir Charles Antony Richard Hoare (CAR Hoare)

<sup>3</sup> Calculus of communicating systems (CCS)

<sup>4</sup> Robin Milner

<sup>5</sup> Jan Bergstra

<sup>6</sup> Jan Willem Klop

<sup>7</sup> Algebra of Communicating Processes (ACP)

<sup>8</sup> Pi-Calculus

## فصل اول: مقدمه

مجموعه عملگرهایی است که در قواعد خاصی صدق می‌کنند.

مدل‌های صوری بسیاری وجود دارند که برخلاف جبر پردازهای، به پردازه‌ها دید مجرد ندارند. به عنوان مثال در این زمینه، می‌توان به شبکه‌های پتری (Murata 1989) اشاره کرد. شبکه‌های پتری، پردازه‌ها را جزئی‌تر و عینی‌تر از جبر پردازه‌ها توصیف می‌کنند (Olderog 1991); حال آنکه در جبر پردازه‌ای پردازه‌ها موجوداتی مجردند و تأکید بر نحوه‌ی ترکیب آنهاست. در شبکه‌های پتری، رابطه‌های علی‌ما بین وقوع رخدادها و همروندی صحیح قابل بیان است، ولی توصیف سیستم‌های واقعی و بزرگ به دلیل نداشتن ساختارهایی مانند جبر پردازه‌ای در آنها مشکل است. در این پایان‌نامه مدل صوری مورد استفاده جبر پردازه‌ای است. یکی از دلائل این انتخاب، وجود ابزارهای پشتیبان قدرتمند برای جبر پردازه‌ای استفاده شده است که در فصل‌های آتی به آنها اشاره خواهد شد.

جبر پردازه‌ای نه تنها به عنوان یک چارچوب برای استدلال صوری و استنتاج یک سری صفات از سیستم می‌تواند به کار رود، بلکه به عنوان یک ابزار برای درستی یابی<sup>۱</sup> قابل استفاده است. منظور از درستی یابی در اینجا بدین معناست که به ازای تمامی ورودی‌های ممکن آیا خروجی صحیح و مورد نظر تولید می‌شود یا خیر. روند کلی درستی یابی به روش جبری را می‌توان به این صورت خلاصه کرد (Fokkink 2000). در ابتدا، پیاده‌سازی سیستم به صورت یک عبارت پردازه‌ای توصیف می‌شود. سپس، از بن‌بست برای مجبور کردن کنش‌ها به برقراری ارتباط استفاده می‌شود. از طریق کنش‌های خاموش<sup>۲</sup> محاسبات درونی پنهان می‌شوند، به طوری که تنها ارتباط ورودی/خروجی از پیاده‌سازی باقی بماند. در نهایت، عبارت پردازه‌ای باقی‌مانده توسط منطق برابری<sup>۳</sup> دستکاری می‌شود تا اثبات شود که سیستم همان رفتاری را دارد که از آن انتظار می‌رود. به عبارت صوری، فرض کنیم که سیستم از  $n$  مؤلفه‌ی موازی  $C_1, C_2, \dots, C_n$  تشکیل شده باشد. این مؤلفه‌ها ممکن است فرستنده، گیرنده، کanal ارتباطی و غیره باشند. همچنین  $H$  نشان‌دهنده‌ی مجموعه اعمال داخلی سیستم است که منجر به ارتباطات  $I$  می‌شود. اگر رفتار مورد نظر سیستم در قالب پردازه‌ی  $Spec$  بیان شده باشد، آن‌گاه هدف از درستی یابی در جبر پردازه‌ای را

<sup>1</sup> Verification

<sup>2</sup> Silent action

<sup>3</sup> Equational logic

می‌توان به شکل رابطه‌ی زیر بیان کرد.

$$\tau_I(\partial_H(C_1||C_2 \cdots ||C_n)) = Spec$$

که در آن منظور از تساوی، یک شکل از همارزی<sup>۱</sup> در جبر پردازه‌ای مثل "دوشباخت انشعابی"<sup>۲</sup> است. در این فصل تنها یک شمای کلی از درستی‌یابی در جبر پردازه‌ای مورد تأکید است، و نمادهای استفاده شده در رابطه‌ی فوق در فصل‌های بعدی شرح داده شده‌اند.

توسط اصول موضوعی<sup>۳</sup> جبرهای پردازه‌ای، می‌توان درستی رابطه‌ی فوق را در مورد سیستم‌های واقعی بررسی کرد. برای مثال، در فصل ششم مرجع (Milner 1989) درستی چندین مثال، از جمله پروتکل بیت متناوب<sup>۴</sup> شرح داده شده است. در پیاده‌سازی این پروتکل، مؤلفه‌های فرستنده، گیرنده و کانال‌های ارتباطی برای ارسال و دریافت پیغام وجود دارند. همچنین، برای مدل کردن پایان زمان<sup>۵</sup> یک شمارنده باقیتی قرار داده شود. اما در توصیف رفتار پروتکل (سمت راست رابطه‌ی درستی‌یابی جبرپردازه‌ای)، هیچ‌یک از مؤلفه‌های کانال ارتباطی و شمارنده دیده نمی‌شوند. تنها کنش‌های مورد توجه در توصیف پروتکل این است که با فرستادن یک پیغام از طرف فرستنده، پیغام در سمت دیگر دریافت بشود. میلنر در این فصل از کتاب خود با استفاده از روابط موجود در CCS نشان داده که رابطه برای دوشباخت برقرار است، و پیاده‌سازی رفتار مورد انتظار را دارد.

در اوائل دهه‌ی ۹۰، مشخص شد که قدرت جبر پردازه‌ای در اثبات دستی مسائل محدود است، و Fokkink, Groote et al. (2004). نهایتاً منحصر به مسائلی در حد و اندازه‌ی پروتکل بیت متناوب می‌شود (یکی از اهداف تحقیق در حوزه‌ی جبر پردازه‌ای یافتن پاسخ به این سؤال بود که آیا می‌توان جبر پردازه‌ای را برای مسائل جدی‌تر و بزرگ‌تر استفاده کرد یا خیر. مقداری از این چالش در جبر پردازه‌ای لوتوس<sup>۶</sup> (Tommaso and Ed 1987) پاسخ داده شده است. در لوتوس انواع داده‌ای و مقداری "شکر نحوی" به زبان اضافه شده‌اند. جبرپردازه‌ای دیگری که سعی در حل موضوع دارد، Groote and μCRL (

<sup>1</sup> Equivalence

<sup>2</sup> Branching bisimilarity

<sup>3</sup> Axioms

<sup>4</sup> Alternating bit protocol

<sup>5</sup> Time-out

<sup>6</sup> LOTOS

$\mu$ CRL نسبت به لوتوس ساده‌تر است، به طوریکه تنها با دو عملگر if-then-else (Ponse 1994) جمع در دامنه‌های نامتناهی انواع داده‌ای را به جبر پردازه‌ای اضافه کرده است. به دلیل توآنایی بالا در بیان و درستی‌یابی سیستم‌ها، و نیز به خاطر دارا بودن ابزار پشتیبان قدرتمند، مدل صوری مورد استفاده در این پایان‌نامه، جبر پردازه‌ای  $\mu$ CRL و خصوصاً روایت جدید آن، mCRL2 (Groote, Mathijssen et al. 2005) است. مزیت mCRL2 نسبت به جبرهای پردازه‌ای که سابقاً در این زمینه به کار گرفته شده‌اند در موارد زیر قابل خلاصه کردن است:

۱. وجود الگوریتم‌ها و تکنیک‌های قدرتمند کاهش. جبرپردازهای mCRL2 روش‌های توانمندی برای کاهش فضای حالت دارد، که در فصل هفتم این پایان‌نامه مورد بررسی قرار گرفته‌اند. یکی از علت‌های اصلی ترجمه‌ی زیان‌های مبتنی بر شیء به این جبرپردازه‌ای، استفاده کردن از این روش‌ها بوده است.
۲. مناسب بودن زبان برای ترجمه. نام جبرپردازهای mCRL2 (micro Common mCRL2) Representation Language 2 یا خرد زبان نمایش مشترک دو) است. صرف نظر از عدد ۲ که نشان‌دهنده‌ی روایت دوم زبان است، باقی نام بر این نکته اشاره دارد که یکی از اهداف اصلی در طراحی mCRL2 ساختن بنیانی برای نمایش زیان‌های گوناگون بوده است. برخوردار بودن از انواع داده‌ای غنی و توابع از پیش تعریف شده برای سروکار داشتن با این انواع داده‌ای در تبدیل زبان‌های مختلف به آن کمک شایانی می‌کند.
۳. برخورداری از یک ابزار قدرتمند پشتیبانی. هدف اصلی از درستی‌یابی به روش جبرپردازه‌ای اثبات کردن درستی سیستم توسط اصول موضوعه‌ی جبرپردازه‌ای است. اما با بزرگ شدن سیستم‌ها و دشوار شدن توصیف آنها، سروکار داشتن مستقیم با روابط مشخص کننده‌ی آنها کاری سخت و دشوار است. برای این منظور، یک ابزار پشتیبان برای این جبرپردازه‌ای طراحی شده است که بسیاری از اعمال مورد نیاز نظری خطا‌سازی، تولید فضای حالت و کاهش را انجام می‌دهد.
۴. جدید بودن زبان و فعال بودن جامعه‌ی پژوهشگران. نظریه‌ها و ابزار قدرتمندی برای زبان mCRL2 ساخته شده‌اند و هنوز کارهای بسیاری در زمینه‌ی پیشبرد زبان در حال انجام است.