



۱۳۷۸ / ۷ / ۱۲

دانشگاه علم و صنعت ایران

دانشکده مهندسی برق

حافظت دیفرانسیل دیجیتال ترانسفورماتور

با استفاده از منطق فازی

اسماعیل فرجی جوبنی

پایان نامه برای دریافت درجه کارشناسی ارشد

در رشته مهندسی برق-قدرت

استاد راهنما: دکتر سید محمد شهرتاش

۳۹۱۴، ۲

مهرماه ۱۳۷۷

بِسْمِ اللَّهِ الرَّحْمَنِ الرَّحِيمِ

تقدیم به :

گرانقدر ترین گوهر وجودم

همسر عزیزم

سوئیا

چکیده

در این پروژه مسائل حفاظت دیفرانسیل ترانسفورماتور مطالعه گردیده و یک سیستم فازی جهت حفاظت ترانسفورماتور قدرت طراحی و شبیه سازی شده است. در این راستا ابتدا روش‌های دیجیتال حفاظت دیفرانسیل ترانسفورماتور بررسی شده اند و چگونگی عملکرد آنها مقایسه شده است. سپس جهت مطالعه دقیق‌تر مسائل حفاظت دیفرانسیل، خطاهای داخلی ترانسفورماتور و پدیده‌های دیگری که در حفاظت دیفرانسیل موثرند شبیه سازی شده اند. نتایج این شبیه سازی‌ها پردازش گردیده و با استفاده از آنها قوانین فازی و توابع عضویت مربوط به آنها استخراج شده است. سیستم حفاظتی به گونه‌ای طراحی شده است که علاوه بر میزان اطمینان در وقوع خطای داخلی، میزان اطلاعات سیگنال و ضریب خسارت ناشی از عملکرد نادرست نیز در تصمیم‌گیری رله استفاده شده اند. سپس این سیستم شبیه سازی گردیده و با استفاده از داده‌های شبیه سازی و آزمایشگاهی مورد آزمایش قرار گرفته است. نتایج آزمایشها نشان داده است که رله قادر است در صورت وقوع خطای داخلی در زمان کمتر از یک سیکل آنرا تشخیص داده و دستور عملکرد صادر نماید و در موارد عیر خطای نیز رله هیچگاه عمل نکرده است.

تقدیرنامه

منت خدای را عز و جل که طاعتش موجب قربت است و به شکر اندرش مزید نعمت پژوهش حاضر مرهون همکاری ، همفکری و زحمات افراد بسیاری بوده است که بی شک بدون مساعدتهای آنان انجام این پژوهش میسر نبود ، لذا جا دارد که از تمامی کسانی که به نحوی مرا در مراحل مختلف پژوهه یاری نمودند صمیمانه تشکر نمایم . به خصوص از استاد بزرگوارم جناب آقای دکتر سید محمد شهرتاش که با وجود مشغله های فراوان ، صمیمانه مرا در پیشبرد پژوهه راهنمایی فرمودند سپاسگزارم و امیدوارم لایق استفاده از راهنمودهای ارزشمند ایشان در طول زندگی باشم . از اساتید هیات داوری آقایان دکتر جدید و دکتر عسکریان نیز بخاطر نکته سنجیها و راهنمائیهای ایشان تشکر میکنم .

از آقای مهندس زند بصیری که در انجام شبیه سازیها مرا یاری فرمودند سپاسگزارم و از مسئولین آزمایشگاههای اندازه گیری و رله و حفاظت به خاطر مساعدتهایی که در استفاده از امکانات آزمایشگاهها فرمودند تشکر میکنم . همچنین از سایر عزیزانی که در هر یک از مراحل مطالعاتی ، آزمایشگاهی ، شبیه سازی و تایپ و ... به نحوی در انجام این پژوهش موثر بوده اند تشکر مینمایم . در پایان از درگاه ایزد منان برای یکایک آن بزرگواران طلب توفیق روز افزون مینمایم .

اسمعیل فرجی جوبنی

مهرماه ۱۳۷۷

فهرست عناوین

صفحه	عنوان
۵	فصل اول : مقدمه
۱۰	فصل دوم : روش‌های حفاظت دیفرانسیل دیجیتالی
۱۱	۱-۲-۱- استفاده از روش‌های دیجیتال در حفاظت سیستمهای قدرت
۱۲	۱-۲-۲- استفاده از عامل بازدارنده جریان متوسط عبوری در رله های دیجیتال
۱۴	۱-۲-۳- استفاده از هارمونیکهای مقاوم در رله های دیجیتال
۱۵	۱-۲-۴- استفاده از ولتاژ ترمینال ترانسفورماتور بعنوان عامل بازدارنده
۱۶	۱-۲-۵- استفاده از شار بعنوان عامل بازدارنده
۱۹	۱-۲-۶- استفاده از مدلسازی ترانسفورماتور جهت تشخیص خطای داخلی و جریان هجومی
۲۱	۱-۲-۷- استفاده از شبکه عصبی جهت تشخیص خطای داخلی و جریان هجومی
۲۳	فصل سوم : شبیه سازی پدیده های مؤثر در حفاظت دیفرانسیل ترانسفورماتور قدرت
۲۴	۳-۱- پدیده های مؤثر در حفاظت دیفرانسیل ترانسفورماتور
۲۵	۳-۲- شبیه سازی خطای داخلی
۲۵	۳-۲-۱- تئوری استفاده شده جهت شبیه سازی خطای داخلی
۲۷	۳-۲-۲- شبیه سازی خطای حلقه به زمین
۳۰	۳-۲-۳- شبیه سازی خطای حلقه به حلقه
۳۶	۳-۲-۴- محاسبه ضرایب نشتی

۴۶ ۳-۲-۵- نتایج شبیه سازی خطای داخلی ترانسفورماتور
۵۶ ۳-۳- شبیه سازی جریان هجومی
۶۲ ۳-۴- شبیه سازی اضافه تحریک
۶۴ ۳-۵- شبیه سازی اشباع CT در اثر اتصال کوتاه خارجی
۶۷ ۳-۶- شبیه سازی عدم تطابق نسبت CT ها
۶۸ فصل چهارم : حفاظت دیفرانسیل ترانسفورماتور قدرت با استفاده از منطق فازی
۶۹ ۴-۱- حفاظت دیفرانسیل ترانسفورماتور قدرت و لزوم استفاده از منطق فازی
۷۱ ۴-۲- مقدمه ای بر منطق فازی
۷۳ ۴-۳- فازی کردن سیگنالهای حفاظتی
۷۵ ۴-۴- فازی کردن تنظیم ها
۷۷ ۴-۵- قوانین مختلف رله دیفرانسیل و تعیین توابع عضویت آنها
۷۷ ۴-۵-۱- قوانین مربوط به رد جریان هجومی
۸۵ ۴-۵-۲- قوانین مربوط به رد اضافه تحریک
۹۰ ۴-۵-۳- قوانین مربوط به رد اشباع CT ها
۹۵ ۴-۵-۴- قوانین رد عدم تناسب نسبت CT ها
۹۹ ۴-۶- عملکرد رله دیفرانسیل فازی
۹۹ ۴-۶-۱- تشخیص خطای داخلی از پدیده های دیگر
۱۰۱ ۴-۶-۲- مینیمم کردن خسارت ناشی از تصمیم گیری نادرست
۱۰۳ ۴-۶-۳- استفاده از ماکزیمم اطلاعات جهت تصمیم گیری

۱۰۵ فصل پنجم : عملکرد رله
۱۰۶ ۱-۵ مراحل عملیات سیستم حفاظتی
۱۰۸ ۲-۵ نتایج آزمایش طراحی رله
۱۰۸ ۳-۵ پاسخ رله به خطای حلقه به زمین
۱۱۴ ۴-۵ پاسخ رله به خطای حلقه آزمایشگاهی
۱۲۰ ۵-۵ پاسخ رله به جریان هجومی آزمایشگاهی
۱۲۶ ۶-۵ پاسخ رله به جریان هجومی شبیه سازی
۱۳۲ ۷-۵ پاسخ رله به اشباع CT در اثر اتصال کوتاه خارجی
۱۳۹ فصل ششم : نتیجه گیری
۱۴۲ ضمائم
۱۴۳ الف - اندازه گیری منحنی I-λ ترانسفور ماتور آزمایشگاهی
۱۴۵ ب - تعیین هارمونیک های یک شکل موج به روش فوریه
 پ - روتین BCTRAN جهت محاسبه ماتریس‌های [R] و [L] با استفاده از نتایج آزمایشها
۱۴۶ بی باری و اتصال کوتاه
۱۴۶ ت - تعیین ماتریس‌های [R] و [L] جدید در خطای حلقه به زمین
۱۴۸ ث - تعیین ماتریس‌های [R] و [L] جدید در خطای حلقه به حلقة
۱۴۹ مراجع

فهرست نمودارها و تصاویر

صفحه	عنوان	شکل
	فصل اول	
۶	۱-۱ ترانسفورماتور تکفاز دارای تپ چنجر	
۷	۱-۲ منحنی عملکرد رله دیفرانسیل درصدی	
	فصل دوم	
۱۲	۲-۱ منحنی عملکرد رله دیفرانسیل درصدی دیجیتال	
۱۷	۲-۲ منحنی شار-جريان در هنگام وقوع خطا و غير خطا	
۱۷	۲-۳ اثر شار پسماند بر منحنی λ -I	
	فصل سوم	
۲۵	۳-۱ سیم پیچهای یک ترانسفورماتور تکفاز و ماتریسهای مدل کننده آن	
۲۶	۳-۲ خطای حلقه به زمین و حلقه به حلقه در ترانسفورماتور	
۲۸	۳-۳ تغذیه سری سیم پیچهای a و b	
۳۱	۳-۴ تغذیه سری سیم پیچهای a، b و c	
۳۲	۳-۵ تغذیه سری سیم پیچهای b و c	
۳۷	۳-۶ تغییرات شدید شدت میدان مغناطیسی در داخل یک ترانسفورماتور	
۴۱	۳-۷ شدت میدان مغناطیسی در داخل سیم پیچها در خطای حلقه به زمین	
۴۳	۳-۸ شدت میدان مغناطیسی در داخل سیم پیچها در خطای حلقه به حلقه	
۴۷	۳-۹ ابعاد ترانسفورماتور مورد آزمایش	
۴۷	۳-۱۰ تغییرات ضریب نشتی نسبت به موقعیت حلقه خطا در خطای حلقه به زمین	
	۳-۱۱ تغییرات ضریب نشتی نسبت به موقعیت حلقه های خطا در خطای حلقه به حلقه	
۴۸	(تعداد دورهای حلقه میانی برابر ۳۳ فرض شده است)	

۳-۱۲ تغییرات ضریب نشتی نسبت به موقعیت حلقه های خطای حلقه به حلقه

۴۸ (تعداد دورهای حلقه میانی برابر ۹۹ فرض شده است)

۳-۱۳ جریان تفاضلی ناشی از خطای حلقه به زمین

۳-۱۴ جریان تفاضلی ناشی از خطای حلقة ۱۳۲ به حلقة ۱۶۵

۳-۱۵ جریان تفاضلی ناشی از خطای حلقة ۹۹ به حلقة ۱۹۸

۳-۱۶ مدار شبیه سازی جریان هجومی

۳-۱۷ جریان هجومی هنگام برقرار شدن ترانسفورماتور در زاویه صفر

۳-۱۸ جریان هجومی هنگام برقرار شدن ترانسفورماتور در زاویه ۴۵ درجه

۳-۱۹ جریان هجومی هنگام برقرار شدن ترانسفورماتور در زاویه ۹۰ درجه

۳-۲۰ جریان هجومی هنگام برقرار شدن ترانسفورماتور آزمایشگاه

۳-۲۱ مدار شبیه سازی اضافه تحریک

۳-۲۲ جریان تفاضلی در شبیه سازی اضافه تحریک ترانسفورماتور

۳-۲۳ مدار شبیه سازی اشباع CT در اثر اتصال کوتاه خارجی

۳-۲۴ اشباع یکی از CT ها در اثر اتصال کوتاه خارجی

۳-۲۵ اشباع هر دو CT در اثر اتصال کوتاه خارجی

۳-۲۶ جریان تفاضلی ناشی از عدم تناسب نسبت CT ها در بار کامل

فصل چهارم

۴-۱ بلوک دیاگرام یک سیستم فازی

۴-۲ نمونه ای از تابع عضویت مثلثی

۴-۳ تغییرات مقادیر جریان در هنگام وقوع خطأ و مقادیر فازی آنها

۴-۴ تنظیم فازی و تنظیم قطعی

۴-۵ مقایسه یک سیگنال فازی با یک تنظیم فازی

- ۴-۶ تابع عضویت رد جریان هجومی با استفاده از مقدار جریان تفاضلی ۸۲
- ۴-۷ تابع عضویت رد جریان هجومی با استفاده از عدم تغییر ولتاژ درسیکل گذشته ۸۲
- ۴-۸ تابع عضویت رد جریان هجومی با استفاده از تغییرات جریان متوسط عبوری ۸۳
- ۴-۹ تابع عضویت رد جریان هجومی با استفاده از میزان هارمونیک دوم ۸۴
- ۴-۱۰ تابع عضویت رد جریان هجومی با استفاده از مقایسه دو پیک متوالی ۸۵
- ۴-۱۱ تابع عضویت رد اضافه تحریک با استفاده از دامنه مولفه اصلی جریان تفاضلی ۸۸
- ۴-۱۲ تابع عضویت رد اضافه تحریک با استفاده از مجموع مقادیر ولتاژ ۸۹
- ۴-۱۳ تابع عضویت رد اضافه تحریک با استفاده از نسبت هارمونیک پنجم به اول ۹۰
- ۴-۱۴ تابع عضویت رد اشباع CT با استفاده از متوسط جریان عبوری ۹۳
- ۴-۱۵ تابع عضویت رد اشباع CT با استفاده از نسبت هارمونیک دوم ۹۴
- ۴-۱۶ تابع عضویت رد اشباع CT با استفاده از دامنه مولفه اصلی ۹۵
- ۴-۱۷ تابع عضویت رد عدم تناسب CT ها با استفاده از نسبت مولفه اصلی به جریان تفاضلی ۹۷
- ۴-۱۸ تابع عضویت رد عدم تناسب CT ها با استفاده از دامنه مولفه اصلی ۹۸
- ۴-۱۹ منحنی میزان خسارت ناشی از عملکرد نادرست ۱۰۱

فصل پنجم

- ۵-۱ الگوریتم سیستم حفاظت دیفرانسیل فازی ۱۰۷
- ۵-۲-۱-۱ خروجیهای فازی پنج قانون رد جریان هجومی در هنگام وقوع خطای داخلی ۱۰۹
- ۵-۲-۱-۲ خروجی فازی نهایی مبنی بر رد وقوع جریان هجومی ۱۱۰
- ۵-۲-۱-۳ خروجیهای فازی هر یک از قوانین رد اضافه تحریک و خروجی فازی نهایی مبنی بر رد وقوع اضافه تحریک در هنگام وقوع خطای داخلی ۱۱۱
- ۵-۲-۱-۴ خروجیهای فازی هر یک از قوانین رد اشباع CT ها و خروجی فازی نهایی مبنی بر رد اشباع CT ها در هنگام وقوع خطای داخلی

- ۵-۲-۱-۴ خروجیهای فازی هر یک از قوانین رد عدم تناسب نسبت CT ها و خروجی فازی
۱۱۲ نهایی مبنی بر رد عدم تناسب نسبت CT ها در هنگام وقوع خطای داخلی
- ۵-۲-۱-۵ خروجیهای فازی هر یک از معیارهای سه گانه تصمیم گیری رله و خروجی
۱۱۳ نهایی مبنی بر عملکرد رله در هنگام وقوع خطای داخلی
- ۵-۲-۲-۱ خروجیهای فازی پنج قانون رد جریان هجومی در هنگام وقوع خطای داخلی
۱۱۵ آزمایشگاهی و خروجی فازی نهایی مبنی بر رد وقوع جریان هجومی
- ۵-۲-۲-۲ خروجیهای فازی هر یک از قوانین رد اضافه تحریک و خروجی فازی نهایی
۱۱۶ مبنی بر رد وقوع اضافه تحریک در هنگام وقوع خطای داخلی آزمایشگاهی
- ۵-۲-۲-۳ خروجیهای فازی هر یک از قوانین رد اشباع CT ها و خروجی فازی نهایی
۱۱۷ مبنی بر رد اشباع CT ها در هنگام وقوع خطای داخلی آزمایشگاهی
- ۵-۲-۲-۴ خروجیهای فازی هر یک از قوانین رد عدم تناسب نسبت CT ها و خروجی فازی
۱۱۸ نهایی مبنی بر رد عدم تناسب نسبت CT ها در هنگام وقوع خطای داخلی
- ۵-۲-۲-۵ خروجیهای فازی هر یک از معیارهای سه گانه تصمیم گیری رله و خروجی
۱۱۹ نهایی مبنی بر عملکرد رله در هنگام وقوع خطای داخلی آزمایشگاهی
- ۵-۲-۳-۱ خروجیهای فازی پنج قانون رد جریان هجومی در هنگام وقوع جریان هجومی
۱۲۱ و خروجی فازی نهایی مبنی بر رد وقوع جریان هجومی
- ۵-۲-۳-۲ خروجیهای فازی هر یک از قوانین رد اضافه تحریک و خروجی فازی نهایی
۱۲۲ مبنی بر رد وقوع اضافه تحریک در هنگام وقوع جریان هجومی
- ۵-۲-۳-۳ خروجیهای فازی هر یک از قوانین رد اشباع CT ها و خروجی فازی نهایی
۱۲۳ مبنی بر رد اشباع CT ها در هنگام وقوع جریان هجومی
- ۵-۲-۳-۴ خروجیهای فازی هر یک از قوانین رد عدم تناسب نسبت CT ها و خروجی فازی
۱۲۴ نهایی مبنی بر رد عدم تناسب نسبت CT ها در هنگام وقوع جریان هجومی

		خروجیهای فازی هر یک از معیارهای سه گانه تصمیم گیری رله و خروجی	۵-۲-۳-۵
۱۲۵		نهایی مبنی بر عملکرد رله در هنگام وقوع جریان هجومی	
		خروجیهای فازی پنج قانون رد جریان هجومی در هنگام وقوع جریان هجومی	۵-۲-۴-۱
۱۲۶		آزمایشگاهی و خروجی فازی نهایی مبنی بر رد وقوع جریان هجومی	
		خروجیهای فازی هر یک از قوانین رد اضافه تحریک و خروجی فازی نهایی	۵-۲-۴-۲
۱۲۷		مبنی بر رد وقوع اضافه تحریک در هنگام وقوع جریان هجومی آزمایشگاهی	
		خروجیهای فازی هر یک از قوانین رد اشباع CT ها و خروجی فازی نهایی	۵-۲-۴-۳
۱۲۸		مبنی بر رد اشباع CT ها در هنگام وقوع جریان هجومی آزمایشگاهی	
		خروجیهای فازی هر یک از قوانین رد عدم تناسب نسبت CT ها و خروجی فازی	۵-۲-۴-۴
۱۲۹		نهایی مبنی بر رد عدم تناسب نسبت CT ها در هنگام وقوع جریان هجومی	
		خروجیهای فازی هر یک از معیارهای سه گانه تصمیم گیری رله و خروجی	۵-۲-۴-۵
۱۳۰		نهایی مبنی بر عملکرد رله در هنگام وقوع جریان هجومی آزمایشگاهی	
		خروجیهای فازی پنج قانون رد جریان هجومی در هنگام اشباع CT	۵-۲-۵-۱
۱۳۱		و خروجی فازی نهایی مبنی بر رد وقوع جریان هجومی	
		خروجیهای فازی هر یک از قوانین رد اضافه تحریک و خروجی فازی نهایی	۵-۲-۵-۲
۱۳۲		مبنی بر رد وقوع اضافه تحریک در هنگام اشباع CT	
		خروجیهای فازی هر یک از قوانین رد اشباع CT ها و خروجی فازی نهایی	۵-۲-۵-۳
۱۳۳		مبنی بر رد اشباع CT ها در هنگام اشباع CT	
		خروجیهای فازی هر یک از قوانین رد عدم تناسب نسبت CT ها و خروجی فازی	۵-۲-۵-۴
۱۳۴		نهایی مبنی بر رد عدم تناسب نسبت CT ها در هنگام اشباع CT	
		خروجیهای فازی هر یک از معیارهای سه گانه تصمیم گیری رله و خروجی	۵-۲-۵-۵
۱۳۵		نهایی مبنی بر عملکرد رله در هنگام اشباع CT	
		خروجیهای فازی هر یک از قوانین رد اضافه تحریک و خروجی فازی	۵-۲-۶-۱
۱۳۶		مبنی بر رد اضافه تحریک در هنگام اشباع CT	
		خروجیهای فازی هر یک از معیارهای سه گانه تصمیم گیری رله و خروجی	۵-۲-۶-۲
۱۳۷		نهایی مبنی بر رد وقوع اضافه تحریک در هنگام اشباع CT	

فهرست جداول

صفحه	عنوان	جدول
		فصل سوم
۳۴	۳-۱ دستگاه عمعادله-عمجهول جهت تعیین درایه های ماتریس [L]	
۵۸	۳-۲ منحنی I-λ ترانسفورماتور آزمایشگاه	
۶۴	۳-۳ منحنی مغناطیسی CT از نوع ^a	
۶۴	۳-۴ منحنی مغناطیسی CT از نوع ^b	
		فصل چهارم
۸۰	۴-۱ پارامترهای حفاظتی در زوایای مختلف برقرار شدن ترانسفورماتور	
۸۱	۴-۲ پارامترهای حفاظتی در خطاهای داخلی مختلف جهت رد جریان هجومی	
۸۷	۴-۳ پارامترهای حفاظتی در انواع مختلف اضافه تحریک	
۸۷	۴-۴ پارامترهای حفاظتی در خطاهای داخلی مختلف جهت رد اضافه تحریک	
۹۲	۴-۵ پارامترهای حفاظتی در انواع مختلف اشباع CT ها	
۹۲	۴-۶ پارامترهای حفاظتی جهت رد اشباع CT ها در خطاهای داخلی مختلف	
۹۶	۴-۷ پارامترهای حفاظتی تشخیص عدم تناسب نسبت CT ها در شبیه سازی عدم تناسب نسبت CT ها	
۹۶	۴-۸ پارامترهای حفاظتی تشخیص عدم تناسب نسبت CT ها در شبیه سازی خطاهای داخلی مختلف	

فصل اول

مقدمہ