



١٩٩٨  
٢٠٠  
١٨

٢٨٢.١



دانشگاه تربیت مدرس  
دانشکده فنی و مهندسی

مرکز اطلاعات و مدارک علمی ایران  
سپهر اطلاعات و مدارک علمی ایران

۱۳۸۰ / ۸ / ۹۱

پایان نامه کارشناسی ارشد  
مهندسی کامپیوتر - معماری سیستمها

## تکنولوژی سوئیچینگ IP و مدلسازی آن

استاد راهنما

دکتر نصرالله مقدم

استاد مشاور

دکتر بیژن طاهری

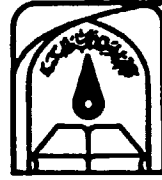
014955

۳۸۲۰۱

ارائه

محسن هوشمند سروستانی

تابستان ۱۳۸۰



دانشگاه تربیت مدرس

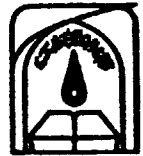
## تاییدیه هیات داوران

آقای محسن هوشمند پایان نامه ۶ واحدی خود را با عنوان تکنولوژی سوئیچینگ IP و مدلسازی آن در تاریخ ۸۰/۴/۳۰ ارائه کردند. اعضای هیات داوران نسخه نهائی این پایان نامه را از نظر فرم و محتوی تایید و پذیرش آنرا برای تکمیل درجه کارشناسی ارشد رشته مهندسی برق باگرایش کامپیوتر پیشنهاد می کنند.

امضاء	نام و نام خانوادگی	اعضای هیات داوران
	آقای دکتر نصراله مقدم	۱- استاد راهنما:
	آقای دکتر بیژن طاهری	۲- استاد مشاور:
	آقای دکتر یزدیان	۳- استادان ممتحن:
	آقای دکتر پدرام	۴- مدیر گروه:
	آقای دکتر سعید جلیلی	(یا نماینده گروه تخصصی)

این نسخه به عنوان نسخه نهائی پایان نامه / رساله مورد تایید است.

امضای استاد راهنما:



بسمه تعالی

## آیین نامه چاپ پایان نامه (رساله) های دانشجویان دانشگاه تربیت مدرس

نظر به اینکه چاپ و انتشار پایان نامه (رساله) های تحصیلی دانشجویان دانشگاه تربیت مدرس، مبین بخشی از فعالیتهای علمی - پژوهشی دانشگاه است بنابراین به منظور آگاهی و رعایت حقوق دانشگاه، دانش آموختگان این دانشگاه نسبت به رعایت موارد ذیل متعهد می شوند:

ماده ۱ در صورت اقدام به چاپ پایان نامه (رساله) ی خود، مراتب را قبلاً به طور کتبی به «دفتر نشر آثار علمی» دانشگاه اطلاع دهد.

ماده ۲ در صفحه سوم کتاب (پس از برگ شناسنامه)، عبارت ذیل را چاپ کند:  
«کتاب حاضر، حاصل پایان نامه کارشناسی ارشد / رساله دکتری نگارنده در رشته \_\_\_\_\_ است  
که در سال \_\_\_\_\_ در دانشکده \_\_\_\_\_ دانشگاه تربیت مدرس به راهنمایی سرکار خانم / جناب آقای دکتر \_\_\_\_\_ ، مشاوره سرکار خانم / جناب آقای دکتر \_\_\_\_\_ و مشاوره سرکار خانم / جناب آقای دکتر \_\_\_\_\_ از آن دفاع شده است.»

ماده ۳ به منظور جبران بخشی از هزینه های انتشارات دانشگاه، تعداد یک درصد شمارگان کتاب (در هر نوبت چاپ) را به «دفتر نشر آثار علمی» دانشگاه اهدا کند. دانشگاه می تواند مازاد نیاز خود را به نفع مرکز نشر در معرض فروش قرار دهد.

ماده ۴ در صورت عدم رعایت ماده ۳، ۵۰٪ بهای شمارگان چاپ شده را به عنوان خسارت به دانشگاه تربیت مدرس، تأدیه کند.

ماده ۵ دانشجو تعهد و قبول می کند در صورت خودداری از پرداخت بهای خسارت، دانشگاه می تواند خسارت مذکور را از طریق مراجع قضایی مطالبه و وصول کند؛ به علاوه به دانشگاه حق می دهد به منظور استیفای حقوق خود، از طریق دادگاه، معادل وجه مذکور در ماده ۴ را از محل توقیف کتابهای عرضه شده نگارنده برای فروش، تأمین نماید.

ماده ۶ اینجانب \_\_\_\_\_ دانشجوی رشته \_\_\_\_\_ مقطع \_\_\_\_\_ تعهد فوق \_\_\_\_\_ و ضمانت اجرایی آن را قبول کرده، به آن ملتزم می شوم.

نام و نام خانوادگی:

تاریخ و امضا:

# تقدیم به همه کسانی که به من آموختند

تقدیم به

پدر بزرگوار و استوارم که

اعتماد و سربلندی من است

تقدیم به

مادر صبور و فداکارم که

پشتکار و دلگرمی من است

و

تقدیم به دوست عزیزم **مریم**

## هتت خدای را عز وجل که طاعتش هوجب قربت است و به شکر اندرشر هزید نعت

سپاس خدای را که توفیق تحصیل و کشب دانش به من عطا نمود و قطره‌ای از دریای بیکران دانش به من بخشید.

در این لحظه بر خود لازم می‌دانم که از تمامی اساتید ودوستان عزیزى که در طول دوران تحصیل افتخار آشنایی و بهره‌مندی از معلوماتشان را داشته‌ام تشکر وقدردانی نمایم.

از زحمات جناب آقای دکتر مقدم که در این مدت با راهنماییهای خود در طول تحقیق و نگارش این پایان نامه و فراهم نمودن امکانات آزمایشگاهی و کتاب‌های مربوطه به من در انجام این تحقیق کمک نموده‌اند کمال تشکر و قدردانی را دارم. از پدر، مادر، برادران و خواهرم که با فراهم نمودن یک محیط گرم خانوادگی به من در طول دوران تحصیل کمک نموده‌اند تشکر می‌کنم.

از همسر عزیزم مریم که در تدوین و ارایه این نوشتار از کمک‌های بی‌دریغش برخوردار بوده‌ام سپاسگزارم.

محسن هوشمند سروستانی

تابستان ۱۳۸۰

## چکیده

در پاسخ به گسترش روز افزون اینترنت و تقاضای کاربران برای پهنای باند، کیفیت سرویس و خدمات جدید فعالیت‌های مختلفی صورت پذیرفته است. گرچه راه‌حل‌های ارائه شده عموماً دارای اهداف جزئی و حتی کلی متفاوتی بوده‌اند، ولی موضوعی که در همه آنها مشترک به نظر می‌رسد تلاش برای تلفیق فن‌آوری سوئیچینگ و مسیریابی می‌باشد. یکی از راه‌حلهایی که در مسیر استاندارد شدن است سوئیچینگ برچسب می‌باشد. مهمترین هدف سوئیچینگ برچسب ترکیب فن‌آوری سوئیچینگ و مسیریابی در یک روش ساده و مقیاس پذیر می‌باشد.

از مهمترین راه‌حل‌های سوئیچینگ برچسب که به صورت عملی نیز پیاده‌سازی شده‌اند می‌توان به MPLS (Cisco), Tag switching (IBM), ARIS و MPLS اشاره کرد. در حال حاضر MPLS به عنوان استاندارد سوئیچینگ برچسب در حال توسعه می‌باشد. تمام روش‌های فوق از یک سری مفاهیم و فن‌آوری‌های پایه‌ای مانند مدل داده‌گرا و کنترل‌گرا، روش ترتیبی و مستقل برای ایجاد و تبادل اطلاعات مسیر سوئیچینگ استفاده می‌کنند. در این نوشتار بر آن هستیم که با استفاده از شبیه‌سازی فن‌آوری‌ها و مدل‌های مختلف MPLS، کارایی و راندمان آنها را بدست آورده و مسائل انبوه‌سازی مسیرها را در فلوهای مختلف مورد بررسی قرار دهیم. شبکه مورد استفاده در این شبیه‌سازی شبکه ملی IP می‌باشد و پارامترهای راندمان، تاخیر، جیتر و نرخ تلفات در حالت‌های مختلف اندازه‌گیری و پیشنهاداتی جهت حصول به مقادیر مطلوب ارائه شده است. با توجه به نتایج حاصل از شبیه‌سازی در شبکه ملی IP می‌توان گفت که گرچه هدف اصلی روش‌های سوئیچینگ برچسب افزایش سرعت، پهنای باند و کارایی می‌باشد ولی کاربرد آن در مهندسی ترافیک و قابلیت‌های کنترلی مهمتر بوده و بدون استفاده از مهندسی ترافیک در MPLS نمی‌توان به کارایی مطلوب و مورد نظر رسید.

**کلمات کلیدی :** سوئیچینگ IP، سوئیچینگ برچسب، سوئیچینگ برچسب چند پروتکلی.

کنترل‌گرا، داده‌گرا، مقیدسازی بالادست، مقیدسازی پایین‌دست، مسیریابی، پروتکل توزیع برچسب، ترتیبی، مستقل، فورواردینگ.

فصل اول: مقدمه

۲	مقدمه
۳	۱-۱ گسترش و تکامل اینترنت
۴	۲-۱ سوییچینگ برجسب
۵	۳-۱ سوییچینگ برجسب یا مسیریابی متعارف
۹	۴-۱ تاریخچه
۱۲	۵-۱ نتیجه‌گیری و معرفی فصول آتی

فصل دوم: سوییچینگ در شبکه‌های محلی و گسترده

۱۵	مقدمه
۱۵	۱-۲ سوییچینگ
۱۶	۱-۱-۲ تکنیک‌های فورواردینگ در سوییچ
۱۷	۲-۱-۲ کنترل مسیر سوییچینگ
۲۰	۲-۲ سوییچینگ LAN
۲۱	۱-۲-۲ شبکه‌های مجازی محلی (VLAN)
۲۲	۳-۲ سوییچینگ WAN
۲۲	Frame Relay ۱-۳-۲
۲۳	ATM ۲-۳-۲
۲۶	خلاصه

فصل سوم: سوییچینگ لایه شبکه و IP

۲۸	مقدمه
۲۹	۱-۳ کلاس‌های هم‌ارزی انتقال
۳۱	۲-۳ مولفه فورواردینگ در سوییچینگ برجسب
۳۲	۱-۲-۳ جدول فورواردینگ در سوییچینگ برجسب
۳۲	۲-۲-۳ الگوریتم فورواردینگ
۳۵	۳-۳ مولفه کنترل
۳۶	۴-۳ مقیدسازی
۴۲	۵-۳ مسائل گذرا در مسیریابی
۴۳	۶-۳ سوییچینگ IP



صفحه	عنوان
۴۴	۱-۶-۳ مولفه‌های سوئیچینگ IP
۴۶	۲-۶-۳ مدل‌های آدرس‌دهی سوئیچینگ IP
۴۷	۳-۶-۳ مدل‌های سوئیچینگ IP
۵۰	۴-۶-۳ انواع سوئیچینگ IP
۵۲	خلاصه
	<b>فصل چهارم: مدل‌های پوششی در سوئیچینگ IP</b>
	مقدمه
۵۴	Classical IP Over ATM ۱-۴
۵۴	۱-۱-۴ مولفه‌های CLIP
۵۵	NHRP ۲-۱-۴
۵۶	۳-۱-۴ چندپخششی
۵۸	LANE ۲-۴
۵۸	۱-۲-۴ مولفه‌های LANE
۵۹	۲-۲-۴ اتصالات LANE
۶۰	Multi-Protocol Over ATM ۳-۴
۶۲	MPOA ۱-۳-۴ مولفه‌های
۶۲	خلاصه
	<b>فصل پنجم: مدل‌های هم‌تا در سوئیچینگ IP</b>
	مقدمه
۶۴	IP Switching ۱-۵
۶۵	۱-۱-۵ معماری IP Switching
۷۰	۲-۱-۵ پروتکل IFMP
۷۷	۳-۱-۵ پروتکل GSMP
۸۱	۴-۱-۵ GSMP V2
۸۲	۵-۱-۵ خلاصه
۸۳	Tag Switching ۲-۵
۸۴	۱-۲-۵ معماری Tag Switching
۸۶	۲-۲-۵ پروتکل توزیع برجسب

صفحه	عنوان
۸۸	۳-۲-۵ سرویس‌های Tag Switching
۹۹	۴-۲-۵ خلاصه
۱۰۰	۳-۵ Aggregate Route-Based IP Switching
۱۰۱	۱-۳-۵ معماری ARIS
۱۰۵	۲-۳-۵ شناسه خروجی
۱۱۰	۳-۳-۵ پروتکل ARIS
۱۱۳	۴-۳-۵ مسائل حلقه در ARIS
۱۱۴	۵-۳-۵ سرویس‌های ARIS
۱۲۲	۶-۳-۵ خلاصه
۱۲۳	۴-۵ MPLS
۱۲۴	۱-۴-۵ معماری MPLS
۱۲۵	۲-۴-۵ توزیع برچسب
۱۳۱	۳-۴-۵ تشخیص و جلوگیری از حلقه در MPLS
۱۳۷	۴-۴-۵ جایگذاری
۱۳۸	۵-۴-۵ ATM و MPLS
۱۴۰	۶-۴-۵ چندپنشی
۱۴۴	خلاصه
	<b>فصل ششم: آنالیز سوئیچینگ IP</b>
۱۴۷	مقدمه
۱۴۷	۱-۶ آنالیز سوئیچینگ و مسیریابی IP/ATM
۱۴۸	۲-۶ آنالیز ATM Switching
۱۴۹	۳-۶ آنالیز مسیریابی
۱۵۰	۴-۶ آنالیز IP Switching
۱۵۲	۵-۶ ارائه مدل ریاضی سوئیچ IP
۱۵۳	۱-۵-۶ مدل کارایی
۱۵۴	۲-۵-۶ مدل تاخیر
۱۵۶	۶-۶ دسته بند
۱۶۱	خلاصه

فصل هفتم: شبیه‌سازی سوئیچینگ برچسب در شبکه ملی IP

۱۶۳	مقدمه
۱۶۴	۱-۷ شبیه‌سازی
۱۶۴	۱-۱-۷ MPLS در شبیه‌ساز NS
۱۶۶	۲-۱-۷ ساختار شبکه IP ملی
۱۶۹	۳-۱-۷ نحوه شبیه‌سازی
۱۷۵	۲-۷ نتایج شبیه‌سازی
۱۸۴	۳-۷ مهندسی ترافیک و مشکلات شبکه
۱۸۶	خلاصه

فصل هشتم: نتیجه‌گیری و پیشنهادات

۱۸۸	نتیجه‌گیری و ارائه پیشنهادات
۱۸۹	کارهای آتی

فهرست منابع

۱۹۱	واژه نامه انگلیسی به فارسی
۱۹۵	واژه نامه فارسی به انگلیسی
۱۹۷	واژه نامه انگلیسی به فارسی
۱۹۹	واژه نامه انگلیسی به انگلیسی (علامه اختصاری)

## فهرست جداول

صفحه	عنوان
۵۰	جدول ۳-۱ مقایسه مدل‌های هم‌تا و روی‌گذاری
۶۲	جدول ۴-۱ CLIP در مقایسه با LANE
۸۰	جدول ۵-۱: انواع پیغام‌های مدیریت اتصال
۱۴۵	جدول ۵-۲: مقایسه روش‌های سونچینگ برچسب از لحاظ معماری
۱۴۵	جدول ۵-۳: مقایسه ویژگی روش‌های هم‌تا در سونچینگ برچسب
۱۵۹	جدول ۶-۱ یکنوایی استفاده از VC با توجه به X/Y
۱۵۹	جدول ۶-۲ استراتژی تنظیم X و Y
۱۶۸	جدول ۷-۱ توزیع ترافیک در شبکه IP ملی
۱۷۳	جدول ۷-۲ مقایسه UDP و TCP
۱۷۵	جدول ۷-۳ درصد‌های ترافیکی در شرایط طبیعی

فصل اول: مقدمه

- ۲ شکل ۱-۱: مدل راه-حل موردی در گسترش سیستم
- ۲ شکل ۲-۱: مدل راه-حل جامع در گسترش سیستم

فصل دوم: سوئیچینگ در شبکه‌های محلی و گسترده

- ۱۷ شکل ۱-۲: سوئیچینگ بر اساس آدرس مقصد
- ۱۷ شکل ۲-۲: مسیریابی بر اساس مبدا
- ۱۷ شکل ۳-۲: سوئیچینگ بر اساس برجسب
- ۱۹ شکل ۴-۲: درخت پوششی
- ۲۰ شکل ۵-۲: فورواردینگ به صورت Cut-through
- ۲۱ شکل ۶-۲: فورواردینگ به صورت ذخیره و ارسال
- ۲۱ شکل ۷-۲: LAN های مجازی
- ۲۳ شکل ۸-۲: VC و DLCI در Frame Relay
- ۲۴ شکل ۹-۲: معماری ATM

فصل سوم: سوئیچینگ لایه شبکه و IP

- ۳۰ شکل ۱-۳: ارایه یک سیستم مسیریابی صحیح
- ۳۱ شکل ۲-۳: حمل برجسب در سرآیند shim
- ۳۲ شکل ۳-۳: فرمت انتزاعی مدخلها در جدول فورواردینگ
- ۳۴ شکل ۴-۳: فورواردینگ در معماری مسیریاب متعارف
- ۳۴ شکل ۵-۳: فورواردینگ در معماری سوئیچینگ برجسب
- ۳۴ شکل ۶-۳: پشتیبانی مولفه فورواردینگ سوئیچینگ برجسب از چندین پروتکل لایه ۲ و ۳
- ۳۵ شکل ۷-۳: مولفه‌های کنترل در مسیریابی متعارف
- ۳۵ شکل ۸-۳: اجزا قسمت کنترل در سوئیچینگ برجسب
- ۳۶ شکل ۹-۳: ساخت جدول فورواردینگ در سوئیچینگ برجسب
- ۳۷ شکل ۱۰-۳: مقیدسازی پایین دست
- ۴۳ شکل ۱۱-۳: سوئیچینگ برجسب و مسیریابی متعارف
- ۴۴ شکل ۱۲-۳: سوئیچینگ IP: آدرس دهی، مدل‌ها و نوع سوئیچینگ
- ۴۵ شکل ۱۳-۳: سوئیچینگ IP و مفاهیم ورودی و خروجی
- ۴۸ شکل ۱۴-۳: مدل رویگذاری
- ۴۹ شکل ۱۵-۳: مدل همتا
- ۵۱ شکل ۱۶-۳: سوئیچینگ IP به روش داده‌گرا
- ۵۲ شکل ۱۷-۳: سوئیچینگ IP به روش کنترل‌گر

فصل چهارم: مدل‌های پوششی در سوئیچینگ IP

۵۴	شکل ۱-۴: CLIP بر روی معماری (IP ATM)
۵۵	شکل ۲-۴: جایگذاری سرآیند (RFC 1483 LLC/SNAP)
۵۵	شکل ۳-۴: جایگذاری LLC/SNAP و تسهیم سازی VC
۵۶	شکل ۴-۴: اتصال دو LIS از طریق یک مسیر یاب
۵۷	شکل ۵-۴: روش‌های چندپوششی روی ATM
۵۸	شکل ۶-۴: معماری ATM LANE
۵۹	شکل ۷-۴: اعضای تشکیل دهنده یک ELAN
۶۰	شکل ۸-۴: اتصالات داده و کنترل در LANE
۶۱	شکل ۹-۴: جریان‌های MPOA

فصل پنجم: مدل‌های هم‌تا در سوئیچینگ IP

۶۵	شکل ۱-۵: تکامل روش‌های سوئیچینگ IP
۶۵	شکل ۲-۵: (a) راه حل (b) ATM) راه حل سوئیچینگ IP
۶۷	شکل ۳-۵: حذف سطوح کنترلی ATM
۶۸	شکل ۴-۵: معماری سوئیچ IP
۷۰	شکل ۵-۵: برجسب‌های IFMP برای لینک‌های ATM
۷۲	شکل ۶-۵: فرمت پروتکل‌های IFMP Redirect
۷۲	شکل ۷-۵: مولفه‌های پیغام Redirect
۷۲	شکل ۸-۵: شناسه فلوی نوع I در IFMP
۷۳	شکل ۹-۵: شناسه فلوی نوع II در IFMP
۷۳	شکل ۱۰-۵: (a) جایگذاری بسته‌های IP روی VC‌های پیش‌فرض
۷۴	شکل ۱۱-۵: فشرده‌سازی سرآیند IP V4
۷۶	شکل ۱۲-۵: حلقه بین سوئیچ‌ها (مسیر چرخشی) در IP switching
۷۸	شکل ۱۳-۵: فرمت پیغام GSMP
۷۹	شکل ۱۴-۵: پیغام مجاورت پروتکل GSMP
۸۱	شکل ۱۶-۵: مدل انتزاعی سوئیچ GSMP-QOS
۸۴	شکل ۱۷-۵: تعویض برجسب بر اساس Tag
۸۵	شکل ۱۸-۵: Tag Shim Header
۸۶	شکل ۱۹-۵: پشته Tag در Tag Switching
۸۷	شکل ۲۰-۵: فرمت بسته TDP
۹۰	شکل ۲۱-۵: مسیریابی سلسله‌مراتبی

صفحه	عنوان
۹۰	شکل ۲۲-۵: Tag switching با استفاده از اطلاعات مسیریابی سلسله مراتبی
۹۱	شکل ۲۳-۵: عناصر TFIB در حوزه میانی A
۹۴	شکل ۲۴-۵: Tag switching و RSVP
۹۶	شکل ۲۵-۵: ایجاد مسیر صریح با استفاده از RSVP
۹۷	شکل ۲۶-۵: Tag switching و ATM-TIB
۹۷	شکل ۲۷-۵: عناصر TFIB
۹۸	شکل ۲۸-۵: میانگذاری سل‌ها
۹۸	شکل ۲۹-۵: ادغام VC
۹۹	شکل ۳۰-۵: فرمت مولفه‌های پشته Tag
۱۰۲	شکل ۳۱-۵: عناصر و مولفه‌های تشکیل دهنده ARIS
۱۰۳	شکل ۳۲-۵: معماری ARIS
۱۰۴	شکل ۳۳-۵: ARIS در ISR
۱۰۵	شکل ۳۴-۵: VCIB
۱۰۶	شکل ۳۵-۵: مفهوم شناسه خروجی در ARIS
۱۰۷	شکل ۳۶-۵: شناسه خروجی = مسیریاب OSPF از ISR خروجی
۱۰۸	شکل ۳۷-۵: پشتیبانی ARIS از چندپختی
۱۱۰	شکل ۳۸-۵: ساختار پیغام ARIS
۱۱۱	شکل ۳۹-۵: ساختار هدر مشترک در ARIS
۱۱۲	شکل ۴۰-۵: شیء برچسب
۱۱۵	شکل ۴۱-۵: مسیریابی صریح در ARIS
۱۱۶	شکل ۴۲-۵: پشتیبانی ARIS از تونل زنی در لایه ۲
۱۱۸	شکل ۴۳-۵: پشتیبانی از ATM در ARIS
۱۱۹	شکل ۴۴-۵: ادغام VP
۱۲۰	شکل ۴۵-۵: جایگذاری برچسب در ARIS برای LAN
۱۳۰	شکل ۴۶-۵: برچسب‌ها و پیشوند آدرس در BGP
۱۳۴	شکل ۴۷-۵: یک مثال از الگوریتم CT
۱۳۵	شکل ۴۸-۵: ادغام نخ‌ها
۱۳۶	شکل ۴۹-۵: یک مثال از الگوریتم PD
۱۳۷	شکل ۵۰-۵: فرمت پشته برچسب
۱۳۹	شکل ۵۱-۵: جایگذاری بسته‌های برچسب‌دار بر روی لینک ATM
	فصل ششم: آنالیز سوئیچینگ IP
۱۴۷	شکل ۱-۶: استانداردسازی سوئیچینگ IP