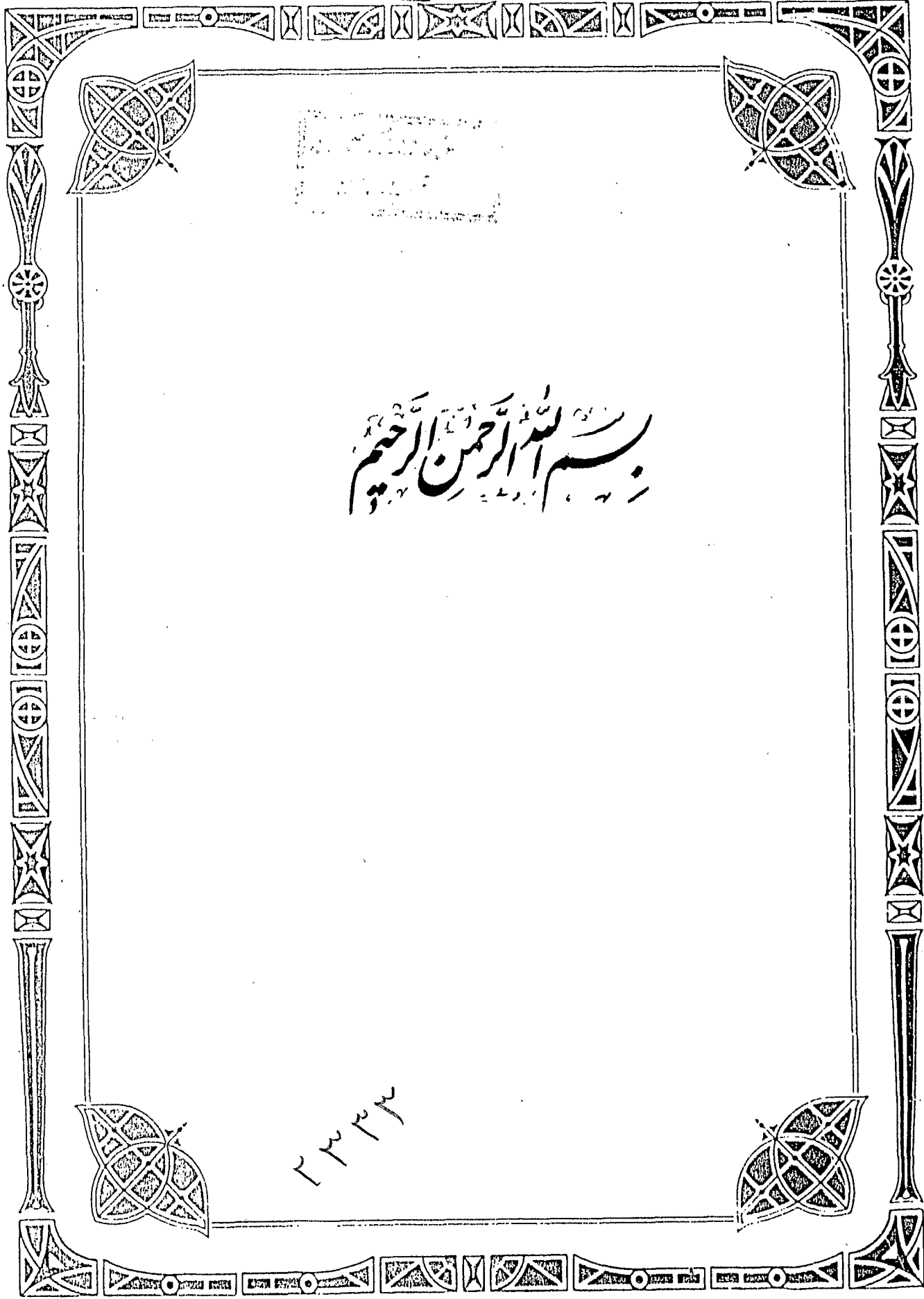


۱۷۷۵۳

مرکز اطلاعات مدارک علمی ایران
تمت مدارک



مجموعه مدارک علمی ایران
شماره ۱۷۷۵۳

بِسْمِ اللَّهِ الرَّحْمَنِ الرَّحِيمِ

۲۳۳۳

مرکز اطلاعات و مدارک علمی ایران
تهیه مدارک

فرآیند
لیست‌گرافی

در ساخت مدارهای مجتمعی سیلیکون

۱۷۷۰۳

تقدیم بہ پدّم علی و ماورم فاطمہ
کہ اولین بہترین مسلمان من بودہ اند

عنوان پروژه: فرآیند لیتوگرافی در ساخت مدارهای مجتمعی سیلیکون

پروژه کارشناسی ارشد: عباس رستگار

استاد راهنما: دکتر سید حسین کشمیری

هیئت داوران: دکتر علماء محسنی بهبهانی (دانشگاه صنعتی شریف)

دکتر ناصر شاه طهماسبی (دانشگاه فردوسی مشهد)

دکتر سید حسین کشمیری (دانشگاه فردوسی مشهد)

ارائه در تاریخ: چهاردهم شهریور ماه هزار و سیصد و هفتاد

پیشگفتار

فرآیند لیتوگرافی، یکی از اساسی‌ترین و پرهزینه‌ترین مراحل در ساخت مدارهای مجتمعی است. در مقایسه با سایر فرآیندهای ساخت مدارهای مجتمعی مثل: اکسیداسیون، ناخالص‌سازی و فلزگذاری که تحقیقاتی هم در زمینه شبیه‌سازی کامپیوتری این فرآیندها و هم در زمینه آزمایش عملی آنها با تکنیک‌های موجود در کشور انجام پذیرفته است، در مورد لیتوگرافی هیچ تحقیق سازمان یافته و مشخصی که به جزئیات این فرآیند بپردازد، انجام پذیرفته است.

هدف ما در این رساله گردآوری اطلاعات دقیق راجع به فرآیند لیتوگرافی و روشهای عملی انجام آن می‌باشد. در این راستا سعی شده است که تکنیک‌هایی که بیشترین سازگاری را با تکنولوژی موجود در کشور دارند، به طور کامل مورد بررسی قرار گیرند و در انتهای آزمایشات عملی که با استفاده از تکنولوژی در دسترس، انجام پذیرفته است و نتایج حاصله ذکر گردیده است. امید داریم که مجموعه حاضر بتواند به عنوان نقطه شروعی در تحقیقات گسترده‌تر بعدی مورد استفاده محققین و دانش پژوهان کشورمان قرار گیرد.

با توجه به اینکه لیتوگرافی علمی است که از تلفیق فیزیک، شیمی، پلیمر و علم مواد پدید آمده و چون در حال حاضر کمتر کسی یافت می‌شود که در تمامی علوم فوق مسلط باشد، لذا هر خواننده این رساله، با توجه به رشته تخصصی خود با یکسری مطالب آشنا و یکسری مطالب نا آشنا برخورد می‌نماید. چون توضیح تمامی مطالب موجود در تمامی علوم فوق در چنین رساله‌ای ممکن نیست (زیرا در این صورت حجم این رساله بسیار زیاد می‌شد) به این دلیل سعی شده است که هر جا مطلب جدیدی عنوان می‌شود، در همانجا مرجع آن ذکر شود تا خوانندگان بتوانند به آن رجوع نمایند.

مراجع توسط علامت گروه مشخص گردیده است به طور مثال: [ص ۳۲] به معنی مرجع یک و صفحه ۳۲ می‌باشد. لیست مراجع در انتهای رساله آمده است. در طی متن هرکجا که از نام غیر فارسی استفاده شده است، توسط علامت پرانتز

مشخص گردیده و در زیر نویسن آن صفحه ، معادل لاتین آن ذکر گردیده است .
چون این رساله با کمک نرم افزار "زای نگار" تحریر شده است ، استفاده
کنندگانی که دارای سیستم کامپیوتری AT با صفحه نمایش VGA هستند ، قادرند از
دیسکت ضمیمه استفاده نمایند .

برای اجرای نرم افزار و استفاده از آن به دو طریق می‌توان عمل کرد . روش
ساده‌تر آن است که دیسکت ضمیمه را در دستگاه دیسک‌خوان قرار داده و سپس
کامپیوتر روشن شود . همچنین می‌توان بعد از روشن کردن کامپیوتر دیسکت را در
دستگاه دیسک‌خوان قرار داده و بعد از شایپ‌کردن کلمه Litho ، کلید Enter
زده شود . در هر دو صورت پس از لحظاتی چند صفحه نمایش اولیه نرم‌افزار ظاهر
خواهد گشت و بایک بار فشردن کلید Enter ، صفحه اصلی ، که شامل عناوین فصول
متن می‌باشد ، در دسترس قرار می‌گیرد . از این پس به سادگی با فشردن کلید Enter
بر روی عنوان هر فصل به زیر فهرست آن فصل و با استفاده مجدد از کلید Enter
به متن مورد نظر دست خواهید یافت . به وسیله نرم افزار فوق می‌توان عملیاتی
نظیر جستجو برای یک کلمه خاص ، چاپ‌متن و ... را مورد استفاده قرار داد . برای
توضیحات بیشتر می‌توان با استفاده از کلید کمکی [F] اطلاعات لازم را در مورد
طرز کار برنامه بدست آورد .

سیاسگزاری

از اساتید گرامی : آقایان دکتر علای محسنی بهبهانی ، دکتر ناصر شاه طهماسبی و دکتر سیدحسین کشمیری که زحمت مطالعه رساله اینجانب و حضور در جلسه دفاعیه را پذیرفتند ، کمال تشکر را دارم . مایلم از استادم دکتر سیدحسین کشمیری ، که برای من معلمی دلسوز ، مشوقی مهربان و محقق باحوصله بودند ، تشکر فراوان بنمایم . برخوردهای صمیمانه ، رفتار بی ریا و صادقانه و پشت کار فراوان ایشان همواره مشوق تمامی دانشجویان ایشان بوده است .

از آقایان ابوالفضل احمدی و ایرج فیروزی به خاطر کارهایی که در زمینه ساخت دستگاه منبع نور فرابنفش انجام دادند و از آقای کورش جاویدان به خاطر کار بر روی ریز پردازنده کنترل کننده اتاق تمیز و از آقای بهروز شیردلان که با علاقه و پشتکار فراوان مرا در انجام فرآیندهای لیتوگرافی یاری دادند و نیز از آقای وحید ژاله پور به خاطر رسم کامپیوتری الگوهای تست و کمک در رسم شکل ها صمیمانه تشکر می نمایم .

همچنین از آقایان کیانی، حدادیان ، عرفانیان و دیگر دانشجویان فیزیک که صرفاً به خاطر خدمت به علم، داوطلبانه در ساخت اتاق تمیز به همکاری پرداختند، و نیز از آقای صمدپور که تایپ کامپیوتری متن حاضر را به عهده گرفتند، سپاسگزارم . نهایتاً از آقایان عقیلی در امور فنی و رضایی در کارپردازی که متحمل زحمات زیادی در ساخت و فراهم سازی ابزارهای لازم اتاق تمیز شدند، تشکر می نمایم .

فصل اول : مدارهای تجمعی سیلیکون

۲	۱-۱ اهمیت تکنولوژی مدارات تجمعی
۴	۱-۱-۱ اهداف تجمع سازی
۵	۱-۱-۲ چتالی تجمع و محدودیت های تجمع سازی
۸	۱-۲ تکنولوژی ساخت مدارات تجمعی
۹	۱-۲-۱ تکنولوژی دوقطبی
۱۱	۱-۲-۲ تکنولوژی MOS
۱۱	۱-۳ فرآیندهای ساخت مدارات تجمعی
۱۳	۱-۳-۱ لیتوگرافی

فصل دوم : مقاوم ها و اعمال آنها بر زیرلایه

۱۹	۲-۱ مقاوم ها
۲۰	۲-۱-۱ تعاریفی از شیمی آلی
۲۲	۲-۲ نور مقاوم منفی
۲۳	۲-۲-۱ حساس کننده ها
۲۴	۲-۲-۲ پلی ونیل سینامیت
۲۵	۲-۲-۳ مقاوم های حساس شده آزاید
۲۶	۲-۲-۴ نشیجه گیری
۲۷	۲-۳ نور مقاوم مثبت
۲۷	۲-۳-۱ نورمقاوم DQN
۲۸	۲-۳-۲ خواص شیمی نور DQN

۲۹	خواص کلی نور مقاوم ها بر پایه DQN	۲-۴-۳
۳۰	مقایسه نور مقاوم های مثبت DQN و نور مقاوم های منفی	۲-۳-۴
۳۲	آماده سازی سطح	۲-۴
۳۴	اشاق تمیز	۲-۴-۱
۳۶	آلودگی های سطحی و رفع آن	۲-۴-۲
۳۷	آماده سازی سطح برای تزریق مقاوم	۲-۴-۳
۳۹	پوشش دهی زیر لایه	۲-۵
۳۹	پوشش دهی چرخشی	۲-۵-۱
۴۲	پارامترهای پوشش دهی چرخشی	۲-۵-۲
۴۴	روشهای دیگر جایگذاری لایه مقاوم	۲-۵-۳
۴۷	پخت اولیه	۲-۶
۵۱	تکنیکهای پخت اولیه	۲-۶-۱
۵۱	همرفنت	۲-۶-۲
۵۲	هدایت	۲-۶-۳
۵۳	استفاده از فرسوخ IR	۲-۶-۴
۵۵	استفاده از ماکروویو	۲-۶-۵
۵۶	روشهای دیگر پخت اولیه	۲-۶-۶

فصل سوم : تولید تصویب

۵۹	مقدمه	۳-۱
۶۰	اصول اپتیکی	۳-۱-۱
۶۵	منابع نوردهی	۳-۱-۲

۶۹	۳-۲ نوردهی
۷۰	۳-۲-۱ طیف جذبی مقاوم‌ها
۷۰	۳-۲-۲ بهینه سازی نوردهی
۷۲	۳-۳ کنترل ابعادی
۷۵	۳-۳-۱ امواج ایستا
۷۷	۳-۳-۲ هندسه زیرلایه
۷۹	۳-۴ انطباق الگو
۸۱	۳-۴-۱ خطاهای روی هم نهادن
۸۴	۳-۵ تکنیک های نوردهی
۸۵	۳-۵-۱ چاپ تماسی
۸۷	۳-۵-۲ چاپ مجاورتی
۸۸	۳-۵-۳ چاپ تصویری
۹۲	۳-۵-۴ چاپ تکرار پله ای

فصل چهارم : ظهور و پخت نهایی

۹۷	۴-۱ مقدمه
۹۹	۴-۱-۱ مکانیزم ظهور نورمقاوم منفی
۱۰۳	۴-۱-۲ مکانیزم ظهور نورمقاوم های مثبت (DQN)
۱۰۵	۴-۲ ویژگیهای ماده ظهور
۱۰۵	۴-۲-۱ زمان ظهور
۱۰۷	۴-۲-۲ دمای ظهور
۱۰۹	۴-۲-۳ غلظت ماده ظهور

۱۱۲	مواد ظهور بدون فلز و تکان دادن ۴-۳-۴
۱۱۴	بهینه سازی ظهور ۴-۳-۵
۱۱۵	شکنیکها و ابزار ظهور ۴-۳
۱۱۶	ظهور به روش غوطه‌وری ۴-۳-۱
۱۱۷	ظهور به روش حوضچه‌ای ۴-۳-۲
۱۲۰	ظهور به روش اسپری فراگیر گریز از مرکز ۴-۳-۳
۱۲۲	ظهور به روش اسپری حوضچه‌ای ۴-۳-۴
۱۲۳	ظهور به روش اسپری ۴-۳-۵
۱۲۴	ظهور خشک ۴-۳-۶
۱۲۶	پخت نهایی ۴-۴
۱۲۹	فیزیک پخت نهایی ۴-۴-۱
۱۳۱	الف چسبندگی ۴-۴-۱
۱۳۳	ب ذوب ۴-۴-۱
۱۳۴	واکنش‌های شیمیایی در پخت نهایی ۴-۴-۲
۱۳۵	بهینه‌سازی پخت نهایی بر حسب جریان‌دهی و برداشتن مقاوم ۴-۴-۳
۱۳۶	روشهای دیگر سخت کردن تصویر ۴-۴-۴
۱۳۶	روش عملی پخت نهایی و نتایج ۴-۴-۵

فصل پنجم : خوردگی شیمیایی

۵ برداشتن نور مقاوم

۱۳۹	۵-۱ مقدمه
۱۴۱	۵-۲ خوردگی شیمیایی تر
۱۴۴	۵-۲-۱ سنیتیک شیمیایی، خوردگی شیمیایی تر

۱۴۶	خوردگی شیمیایی تر SiO_2	۵-۲-۲
۱۵۳	الف چسبندگی و برش زیرین در سنح SiO_2 مقاوم	۵-۲-۲
۱۵۵	خوردگی شیمیایی تر Si_3N_4	۵-۲-۳
۱۵۷	خوردگی شیمیایی تر Si	۵-۲-۴
۱۵۹	خوردگی شیمیایی تر Al	۵-۲-۵
۱۶۱	خوردگی شیمیایی تر کروم	۵-۲-۶
۱۶۲	مزایا و معایب خوردگی شیمیایی تر	۵-۲-۷
۱۶۴	روشهای خوردگی خشک	۵-۳
۱۶۵	خوردگی اسپاترینگ (اسپاترینگ معکوس)	۵-۳-۱
۱۶۸	خوردگی با یون و اکشن پذیر (اسپاترینگ و اکشن پذیر)	۵-۳-۲
۱۶۹	خوردگی پلاسما	۵-۳-۳
۱۷۴	دستگاههای خوردگی پلاسما	۵-۳-۴
۱۷۹	برداشتن لایه نور مقاوم	۵-۴
۱۸۲	فرمولبندی بردارنده های سایع	۵-۴-۱
۱۸۲	بردارنده های حال آلی	۵-۴-۲
۱۸۵	بردارنده های غیر آلی	۵-۴-۳
۱۸۷	بردارنده های پلاسما	۵-۴-۴
۱۸۹	نکات ایمنی	۵-۵

فصل هشتم : تکنیکهای پیشرفته لیتوگرافی

۱۹۳	۶-۱ مقدمه
۱۹۴	۶-۲ فتولیتوگرافی با اشعه فرابنفش عمیق

۱۹۷	۶-۲-۱ منابع تولید اشعه فرابنفش عمیق
۱۹۸	۶-۲-۲ نورمقاوم‌های فرابنفش عمیق
۲۰۰	۶-۲-۳ ابزارهای نوردهی فرابنفش عمیق
۲۰۱	۶-۳ لیتوگرافی ستون الکترون
۲۰۵	۶-۳-۱ مقاوم‌های ستون الکترون
۲۰۷	۶-۳-۲ سیستم‌های ستون الکترون تصویری
۲۱۰	۶-۳-۳ سیستم‌های ستون الکترون جارویی
۲۱۳	۶-۳-۴ تولیدالگو و کنترل ستون الکترون در سیستم‌های جارویی
۲۱۶	۶-۴ لیتوگرافی اشعه ایکس
۲۱۷	۶-۴-۱ منابع تولید اشعه ایکس
۲۱۹	۶-۴-۲ مقاوم‌های اشعه ایکس
۲۲۰	۶-۴-۳ ماسک اشعه ایکس
۲۲۳	۶-۴-۴ دستگاه‌های مولد اشعه ایکس
۲۲۵	۶-۵ لیتوگرافی ستون یون
۲۲۶	۶-۵-۱ لیتوگرافی با ستون یون متمرکز شده
۲۲۷	۶-۵-۲ لیتوگرافی با ستون یون ماسک‌شده
۲۲۸	۶-۶ نتیجه گیری

فصل هفتم : کارهای انجام شده

۲۳۲	۷-۱ مقدمه
۲۳۳	۷-۱-۱ طراحی اتاق تمیز
۲۳۶	۷-۱-۲ پمپو سیستم تهویه اتاق تمیز

۲۲۰	۷-۱-۳ سیستم‌های کنترل اتاق تمییز
۲۴۱	۷-۲ کارهای انجام شده در زمینه فرآیند نوتولیتوگرافی
۲۴۲	۷-۲-۱ طراحی و سیستم رسم الکو
۲۴۶	۷-۲-۲ کاهش تصویرالکو و تهیه ماسک امولسیون
۲۴۸	۷-۲-۳ جایگذاری لایه فلزی و آماده‌سازی زیرلایه
۲۵۰	۷-۲-۴ اعمال نورمقاوم
۲۵۱	۷-۲-۵ دستگاه پوشش دهی چرخشی
۲۵۴	۷-۲-۶ پخت اولیه
۲۵۶	۷-۲-۷ نوردهی
۲۵۷	۷-۲-۸ منبع نورفرا بنفش
۲۶۰	۷-۲-۹ ظهور و پخت نهایی
۲۶۲	۷-۲-۱۰ خوردگی شیمیایی
۲۶۳	۷-۳ نتایج کارهای انجام شده

فصل اول : مدارهای تجمعی سیلیکون

- ۱-۱ اهمیت تکنولوژی مدارات تجمعی ۲
- ۱-۱-۱ اهداف تجمع سازی ۴
- ۱-۱-۲ چگالی تجمع و محدودیت های تجمع سازی ۵

- ۱-۲ تکنولوژی ساخت مدارات تجمعی ۸
- ۱-۲-۱ تکنولوژی دوقطبی ۹
- ۱-۲-۲ تکنولوژی MOS ۱۱

- ۱-۳ فرآیندهای ساخت مدارات تجمعی ۱۱
- ۱-۳-۱ لیتوگرافی ۱۳