



دانشکده فنی و مهندسی
گروه مهندسی برق

پایان نامه برای اخذ درجه کارشناسی ارشد رشته برق قدرت

عنوان:

طراحی توپولوژی جدید برای اینورتر چندسطحی با حداقل عناصر الکترونیک قدرت

استاد راهنما اول:

دکتر داریوش نظریور

استاد راهنما دوم:

پروفسور سید حسین حسینی

استاد مشاور:

دکتر مهران صباحی

تنظیم و نگارش:

رسول شالچی علیشاه

شهریور ۱۳۹۲



تأییدیهی هیئت داوران جلسهی دفاع از پایان نامه

پایان نامه به تاریخ شماره مورد پذیرش هیئت
محترم داوران با رتبه و نمره قرار گرفت.

ردیف	سمت	نام و نام خانوادگی	دانشگاه یا موسسه	امضا
۱	استاد راهنما اول و رئیس هیئت داوران	دکتر داریوش نظرپور	دانشگاه ارومیه	
۲	استاد راهنما دوم	دکترسید حسین حسینی	دانشگاه تبریز	
۳	استادمشاور	دکترمهران صباحی	دانشگاه تبریز	
۴	داور داخلی	دکتر وحید تلاوت	دانشگاه ارومیه	
۵	داور خارجی	دکتر مرتضی فرسادی	دانشگاه ارومیه	
۶	نماینده تحصیلات تکمیلی		دانشگاه ارومیه	

تقدیم به پدر بزرگوار و مادر مهربانم

خدای را بسی شاکرم که از روی کرم، پدر و مادری فداکار نسیم ساخته تا در سایه درخت پر بار
وجودشان یاسایم و از ریشه آنها شاخ و برگ گیرم و از سایه وجودشان در راه کسب علم و دانش
تلاش نمایم. والدینی که بودنشان تاج افتخاری است بر سرم و نامشان دلیلی است بر بودنم، چرا که
این دو وجود، پس از پروردگار، پایه هستی ام بوده اند دستم را گرفتند و راه رفتن را در این وادی زندگی
پرزافراز و نشیب آموختند. آموزگارانمی که برایم زندگی، بودن و انسان بودن را معنا کردند...

چکیده:

در سالیان اخیر، اینورترهای قدرت به مرور زمان دچار تحول شگرفی شده اند. ابتدا اینورتر دو سطحی و سه سطحی مطرح شد که در این سیستم ها شکل موج ولتاژ خروجی دارای اعوجاج هارمونیک زیادی می-باشد و ولتاژ استرس کلیدها زیاد است. برای کاهش اعوجاج هارمونیک شکل موج ولتاژ خروجی و ولتاژ استرس کلیدها، اینورترهای چندسطحی مطرح شدند. اینورتر چندسطحی با ساختارهای مرسوم مانند برشگردیودی، خازن شناور و کاسکاد مطرح شدند. در ساختارهای مرسوم تعداد ادوات الکترونیک قدرت مانند کلیدها، درایورها، دیودها، منابع ولتاژ و... بسیار زیاد است. افزایش تجهیزات الکترونیک قدرت در اینورترهای چندسطحی مرسوم موجب افزایش اندازه مدار، هزینه، پیچیدگی و کنترل دشوار مدار اینورترهای چندسطحی می شود. به همین دلیل چندین مدار برای اینورتر چندسطحی طراحی شده است که در معتبرترین ژورنال های مهندسی برق منتشر شده است. این اینورترها در جهت کاهش عناصر الکترونیک قدرت موجود در اینورترهای چندسطحی مرسوم ارائه شده است.

در این پایان نامه، ساختار جدیدی برای اینورترهای چندسطحی ارائه می شود که از عناصر الکترونیک قدرت بسیار کمتری استفاده می شود. برای ساختار پیشنهادی، الگوریتم جدیدی برای تعیین مقادیر منابع ولتاژ اینورتر پیشنهادی ارائه می شود. همچنین ساختارهای بهینه جهت حداقل کردن عناصر الکترونیک قدرت همراه با ماکزیمم تعداد سطوح ولتاژ خروجی ارائه می شود. اینورتر پیشنهادی با سه ساختار جدید و مهم مقایسه می شود. این مقایسه ها نشان دهنده ی اهمیت و ارزش اینورتر پیشنهادی خواهد بود. در پایان نتایج مربوط به شبیه سازی های انجام گرفته در نرم افزار MATLAB و همچنین نتایج آزمایشگاهی بر روی اینورتر پیشنهادی ارائه خواهند شد.

واژه های کلیدی:

اینورترهای چندسطحی، ساختارهای مرسوم، ساختار متقارن، ساختار نامتقارن، اعوجاج هارمونیک

فهرست مطالب

- فصل اول: ساختار اینورترهای چند سطحی مرسوم**..... ۱
- ۱-۱ مقدمه ۲
- ۱-۲ اینورتر دو سطحی ۳
- ۳-۱ ساختارهای مرسوم اینورترهای چند سطحی ۴
- ۱-۳-۱ اینورتر چند سطحی برشگردیودی ۴
- ۱-۳-۲ اینورتر چند سطحی خازن های شناور ۶
- ۱-۳-۳ اینورتر چند سطحی کاسکاد ۹
- ۴-۱ مقایسه اینورترهای چند سطحی ۱۱
- ۱-۴-۱ مقایسه کیفی المان های تشکیل دهنده ساختارها ۱۱
- ۱-۴-۲ مقایسه کمی المان های تشکیل دهنده ساختارها ۱۲
- ۱-۵ نقاط قوت و ضعف مبدل های چند سطحی مرسوم ۱۲
- ۶-۱ خلاصه فصل ۱۳
- فصل دوم: ساختار اینورترهای چند سطحی جدید**..... ۱۵
- ۱-۲ مقدمه ۱۶
- ۲-۲ ساختار اینورتر چند سطحی پیشنهادی در سال ۲۰۰۷ ۱۷
- ۳-۲ ساختار اینورتر چند سطحی پیشنهادی در سال ۲۰۰۸ ۱۸
- ۴-۲ ساختار اینورتر چند سطحی پیشنهادی در سال ۲۰۱۲ ۲۰
- ۵-۲ خلاصه فصل ۲۲
- فصل سوم: ساختار اینورترهای چند سطحی جدید پیشنهادی**..... ۲۳
- ۱-۳ مقدمه ۲۴
- ۲-۳ ساختار اینورتر پایه چند سطحی پیشنهادی ۲۵
- ۳-۳ ساختار اینورتر چند سطحی کاسکاد پیشنهادی ۲۹

۳-۴	الگوریتم تعیین مقادیر منابع ولتاژ در ساختار اینورتر چند سطحی کاسکاد پیشنهادی	۳۱
۳-۵	بهینه سازی ساختار اینورتر چند سطحی کاسکاد پیشنهادی	۳۲
۳-۵-۱	بهینه سازی ساختار اینورتر چند سطحی کاسکاد پیشنهادی جهت تولید ماکزیمم تعداد سطوح ولتاژ با تعداد IGBT ثابت	۳۲
۳-۵-۲	بهینه سازی ساختار اینورتر چند سطحی کاسکاد پیشنهادی جهت تولید ماکزیمم تعداد سطوح ولتاژ با تعداد خازن (یامنیع ولتاژ) ثابت	۳۳
۳-۵-۳	بهینه سازی ساختار اینورتر چند سطحی کاسکاد پیشنهادی جهت تولید تعداد سطوح ولتاژ ثابت با حداقل تعداد IGBT	۳۴
۳-۵-۴	بهینه سازی ساختار اینورتر چند سطحی کاسکاد پیشنهادی جهت تولید سطوح ولتاژ ثابت با حداقل تعداد درایور	۳۵
۳-۵-۵	بهینه سازی ساختار اینورتر چند سطحی کاسکاد پیشنهادی جهت تولید سطوح ولتاژ ثابت با حداقل مقدار ولتاژ بلوکه شده توسط کلیدها	۳۶
۳-۶	مقایسه ساختار اینورتر چند سطحی کاسکاد پیشنهادی با ساختارهای دیگر	۳۷
۳-۶-۱	مقایسه کیفی المانهای تشکیل دهنده ساختار مقایسه ساختار اینورتر چند سطحی کاسکاد پیشنهادی با ساختارهای دیگر از لحاظ تعداد IGBTs	۳۸
۳-۶-۲	مقایسه ساختار اینورتر چند سطحی کاسکاد پیشنهادی با ساختارهای جدید از لحاظ تعداد درایور	۳۸
۳-۶-۳	مقایسه ساختار اینورتر چند سطحی کاسکاد پیشنهادی با ساختارهای جدید از لحاظ ولتاژ بلوکه شده توسط کلیدها	۳۹
۳-۶-۴	مقایسه ساختار اینورتر چند سطحی کاسکاد پیشنهادی با ساختارهای جدید از لحاظ ماکزیمم ولتاژ بلوکه شده توسط کلیدهای دو جهته	۴۰
۳-۷	خلاصه فصل	۴۰
۳-۴	فصل چهارم : نتایج شبیه سازی و آزمایشگاهی	۴۲
۴-۱	مقدمه	۴۹
۴-۲	نتایج شبیه سازی و آزمایشگاهی برای ساختار اینورتر پایه ۱۵ سطحی پیشنهادی	۴۹
۴-۳	نتایج شبیه سازی و آزمایشگاهی برای ساختار اینورتر پایه ۱۵ سطحی پیشنهادی	۵۱
۴-۴	خلاصه فصل	۵۳

فهرست اشکال

- شکل (۱-۱) الف (خروجی مبدل دو سطحه، ب) اینورتر دو سطحه..... ۳
- شکل (۲-۱) ساختار پنچ سطحی اینورتر دیود شناور..... ۵
- شکل (۳-۱) ساختار پنچ سطحی اینورتر خازن های شناور..... ۷
- شکل (۴-۱) ساختار اینورتر چند سطحی خازن های شناور..... ۹
- شکل (۱-۲) ساختار پایه اینورتر چند سطحی پیشنهادی در سال ۲۰۰۷..... ۱۷
- شکل (۲-۲) ساختار بسط یافته اینورتر چند سطحی پیشنهادی در سال ۲۰۰۷..... ۱۸
- شکل (۳-۲) ساختار پایه اینورتر چند سطحی پیشنهادی در سال ۲۰۰۸..... ۱۹
- شکل (۴-۲) ساختار کلی اینورتر چند سطحی پیشنهادی در سال ۲۰۰۸..... ۲۰
- شکل (۵-۲) ساختار پایه اینورتر چند سطحی پیشنهادی در سال ۲۰۱۲..... ۲۱
- شکل (۶-۲) ساختار بسط یافته اینورتر چند سطحی پیشنهادی در سال ۲۰۱۲..... ۲۲
- شکل (۱-۳) ساختار پایه اینورتر چند سطحی (*BSMI*) پیشنهادی..... ۲۵
- شکل (۲-۳) نوع شکل موج ولتاژ خروجی ساختار پایه پیشنهادی (V_0)..... ۲۶
- شکل (۳-۳) تعداد *IGBT* (N_{IGBT}) مورد نیاز به ازای تعداد سطوح ولتاژ (N_{level}) در ساختار پایه متقارن پیشنهادی و ساختار مرسوم کاسکاد متقارن..... ۲۷
- شکل (۴-۳) تعداد درایور راه اندازی (N_{driver}) مورد نیاز به ازای تعداد سطوح ولتاژ (N_{level}) در ساختار پایه متقارن پیشنهادی و ساختار مرسوم کاسکاد متقارن..... ۲۸
- شکل (۵-۳) متعادل کردن ولتاژ خازن ها در ساختار پایه متقارن با استفاده از کانورتر *DC/DC*..... ۲۸
- شکل (۶-۳) متعادل کردن ولتاژ خازن ها در ساختار پایه متقارن با استفاده از ترانسفورماتور تپ چنجر..... ۲۹
- شکل (۷-۳) ساختار اینورتر چند سطحی کاسکاد پیشنهادی..... ۳۰
- شکل (۸-۳) تغییرات n با $(2n + 3)^{1/(2n+4)}$ ۳۳
- شکل (۹-۳) تغییرات n با $(2n + 3)^{1/(n+1)}$ ۳۴

- شکل (۳-۱۰) تغییرات n با $\frac{(4+2n)}{\ln(2n+3)}$ ۳۵
- شکل (۳-۱۱) تغییرات n با $\frac{(4+n)}{\ln(2n+3)}$ ۳۵
- شکل (۳-۱۲) تغییرات $1 + \frac{P}{2(n+1)}$ با n ۳۷
- شکل (۳-۱۳) تعداد IGBT (N_{IGBT}) موردنیاز به ازای تعداد سطوح ولتاژ (N_{level}) در ساختار کاسکاد پیشنهادی و ساختارهای کاسکاد پیشنهادی جدید ۳۸
- شکل (۳-۱۴) تعداد درایور (N_{driver}) موردنیاز به ازای تعداد سطوح ولتاژ (N_{level}) در ساختار کاسکاد پیشنهادی و ساختارهای کاسکاد دیگر ۳۹
- شکل (۳-۱۵) ولتاژ بلوکه شده توسط کلیدها (V_{switch}) در اینورتر چند سطحی کاسکاد پیشنهادی و ساختارهای کاسکاد پیشنهادی دیگر ۳۹
- شکل (۳-۱۶) ماکزیمم ولتاژ بلوکه شده توسط کلیدها (V_{switch}) در اینورتر چند سطحی کاسکاد پیشنهادی و ساختارهای کاسکاد پیشنهادی دیگر ۴۰
- شکل (۴-۱) ساختار اینورتر پایه ۱۵ سطحی پیشنهادی ۴۲
- شکل (۴-۲) روش‌های مختلف مدولاسیون در مبدل‌های چند سطحی بر اساس فرکانس کلید زنی ۴۴
- شکل (۴-۳) شکل موج اینورتر ۱۵ سطحی ۴۵
- شکل (۴-۴) بلوک دیاگرام کنترل کلیدها ۴۶
- شکل (۴-۵) شکل موج ولتاژ و جریان خروجی ساختار اینورتر پایه ۱۵ سطحی پیشنهادی بصورت شبیه سازی و آزمایشگاهی ۴۸
- شکل (۴-۶) ساختار اینورتر کاسکاد ۲۵ سطحی پیشنهادی ۴۹
- شکل (۴-۷) سخت افزار ساختار اینورتر کاسکاد ۲۵ سطحی پیشنهادی ۴۹
- شکل (۴-۸) شکل موج ولتاژ و جریان خروجی ساختار اینورتر پایه ۲۵ سطحی کاسکاد پیشنهادی بصورت شبیه سازی و آزمایشگاهی ۵۱
- شکل (۴-۹) شکل موج ولتاژ تمامی کلیدها شامل S_1 ، S_2 ، (T_1-T_4) و (T_5-T_8) ۵۲

فهرست جداول

- جدول (۱-۱) حالت های کلیدزنی اینورتر پنج سطحی دیودشناور..... ۶
- جدول (۲-۱) حالت های کلیدزنی اینورتر خازن های شناور جهت تولید پنج سطح درولتاژ خروجی..... ۷
- جدول (۳-۱) ولتاژ و جریان روی المان های ساختار های مختلف..... ۱۱
- جدول (۴-۱) تعداد المان های به کار رفته در ساختمان مبدل های چند سطحه مرسوم..... ۱۲
- جدول (۱-۳) شرایط کلیدزنی اینورتر چند سطحی (SMI) پیشنهادی برای تولید سطوح مختلف..... ۲۶
- جدول (۲-۳) شرایط کلیدزنی برای هر سطح ولتاژ ساختار اینورتر چند سطحی کاسکاد پیشنهادی..... ۳۱
- جدول (۱-۴) حالت های کلیدزنی اینورتر پنج ۱۵ سطحی..... ۴۶
- جدول (۲-۴) حالت های کلیدزنی اینورتر پنج ۲۵ سطحی..... ۵۰
- جدول (۳-۴) ماکزیمم ولتاژ بلوکه شده کلیدهای اینورتر ۲۵ سطحی..... ۵۳

فصل اول

ساختار اینورترهای چند سطحی

مرسوم

۱-۱ مقدمه:

در سه دهه اخیر، اینورترهای قدرت به مرور زمان دچار تحول عظیمی شده‌اند. ابتدا اینورتر دو سطحی مورد استفاده قرار می‌گرفت که در این سیستم شکل موج خروجی دارای دو سطح خروجی مثبت و منفی می‌باشد. در اینورتر دو سطحی، شکل موج ولتاژ خروجی اعوجاج هارمونیک بالایی دارد و ولتاژ استرس کلیدها زیاد است. سپس اینورتر سه سطحی مطرح شد که در این ساختار علاوه بر دو سطح قبلی شکل موج سطح صفر نیز مابین آنها اضافه می‌گردد. این کار با انجام عمل حذف ولتاژی در اینورترها صورت می‌گیرد. در اینورتر سه سطحی، اعوجاج هارمونیک شکل موج ولتاژ خروجی بالایی نسبت به اینورتر دو سطحی کمتر است. به دلیل مشکلات ناشی از اعوجاج هارمونیک بالا در شکل موج ولتاژ خروجی و ولتاژ استرس بالای کلیدها که منجر به کاهش بازده اینورتر می‌شود، محققان را به فکر طراحی اینورترهای چند سطحی انداخت. اینورتر چند سطحی یک سیستم الکترونیک قدرت است که می‌تواند با استفاده از چندین منبع ولتاژ DC به عنوان ورودی، یک شکل موج ولتاژ سینوسی را در خروجی تولید کند. اینورترهای چند سطحی در مقایسه با اینورترهای دوسطحی و سه سطحی دارای مزایای زیر می‌باشد:

- ✓ تولید شکل موج خروجی با کیفیت بالا
- ✓ کاهش اعوجاج هارمونیک
- ✓ کاهش تلفات کلیدزنی
- ✓ کاهش استرس dv/dt روی کلیدها

اینورترهای چند سطحی معایبی نیز دارند، از جمله این که برای ایجاد سطوح بیشتر در خروجی تعداد ادوات الکترونیک قدرت افزایش می‌یابد. هر چند که در اینورترهای چندسطحی از کلیدهای با ولتاژ نامی کم استفاده می‌شود اما هر کلید به مدار راه‌انداز و مدار محافظ نیاز دارد که این منجر به افزایش هزینه، پیچیدگی مدار کنترلی، کاهش قابلیت اطمینان و افزایش اندازه مدار می‌شود.

در این فصل ساختار اینورترهای مرسوم شامل اینورتر دوسطحی، اینورتر برشگردی، اینورتر خازن شناور و اینورتر کاسکاد توضیح داده خواهد شد.

۲-۱ اینورتر دو سطحی

شمای کلی یک اینورتر دو سطحی در شکل (۱-۱) (ب) نشان داده شده است. همان طور که در شکل نشان داده شده است این اینورتر از دو کلید و دو عدد خازن با ظرفیت‌های یکسان تشکیل شده است که با توجه به نحوه کلید زنی آن‌ها دارای دو سطح ولتاژ $\frac{V_{DC}}{2} + \frac{V_{DC}}{2}$ و $\frac{V_{DC}}{2} - \frac{V_{DC}}{2}$ می‌باشد. زمانی که کلید S_1 روشن شود سطح ولتاژ خروجی $\frac{V_{DC}}{2} + \frac{V_{DC}}{2}$ و زمانی که کلید S_2 روشن شود ولتاژ خروجی دارای سطح ولتاژ $\frac{V_{DC}}{2} - \frac{V_{DC}}{2}$ خواهد بود. شکل موج خروجی این مبدل به صورت شکل (۱-۱) (الف) خواهد بود. مقدار ولتاژ موثر این مبدل از رابطه‌ی زیر حاصل می‌شود:

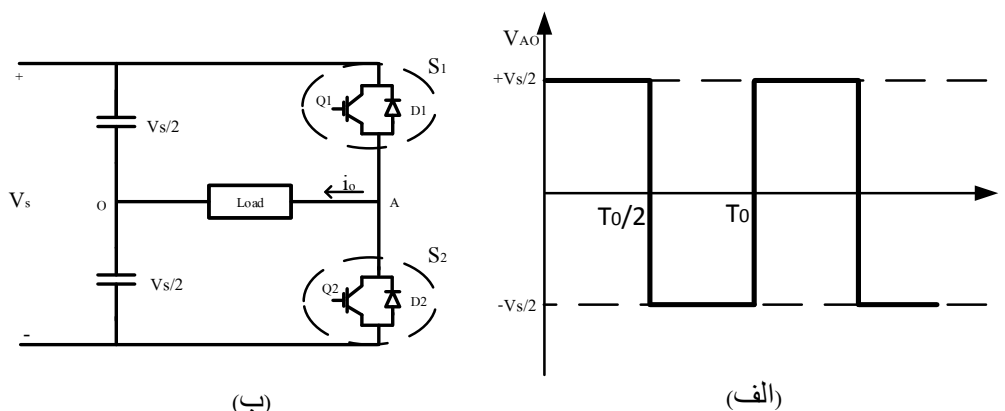
$$V_o = \sqrt{\frac{2}{T_0} \int_0^{T_0/2} \frac{V_s^2}{4} dt} = \frac{V_s}{2} \quad (1-1)$$

ولتاژ لحظه ای خروجی توسط سری فوریه به صورت زیر بیان می‌شود:

$$V_o = \sum_{n=1,2,3,\dots}^{\infty} \frac{2V_s}{n\pi} \sin n\omega t \quad (2-1)$$

که در آن $\omega = 2\pi f_0$ فرکانس ولتاژ خروجی بوده و بر حسب rad/s می‌باشد. به ازای $n=1$ رابطه (۳-۱) مقدار موثر مؤلفه‌ی اصلی را به صورت زیر بدست می‌دهد:

$$V_1 = \frac{2V_s}{\sqrt{2}\pi} = 0.45V_s \quad (3-1)$$



شکل (۱-۱) (الف) خروجی مبدل دو سطحی (ب) اینورتر دو سطحی

در یک بار سلفی جریان بار نمی‌تواند با تغییر ولتاژ خروجی به صورت ناگهانی تغییر جهت پیدا کند. اگر Q_1 در زمان $t = \frac{T_0}{2}$ خاموش شود، جریان بار تا زمانی که مقدار آن به صفر برسد، از طریق D_2 ، بار و نیمه‌ی پایینی منبع ادامه خواهد داشت. به همین منوال زمانی که Q_2 در زمان $t = T_0$ خاموش می‌شود، جریان بار از طریق D_1 ، بار و نیمه بالایی منبع مستقیم هدایت می‌گردد. هنگامی که D_2 و D_1 هدایت می‌کنند انرژی دوباره به منبع باز گردانده می‌گردد. به این دو دیود، دیود های فیدبک گفته می‌-

شود. برای یک بار $R-L$ جریان لحظه ای I_o را می توان از رابطه ی زیر به دست آورد:

$$I_o = \sum_{n=1,3,5,\dots}^{\infty} \frac{2V_s}{n\pi\sqrt{R^2 + (n\omega L)^2}} \sin(n\omega t - \theta_n) \quad (1-1)$$

که در آن $\theta_n = \tan^{-1}\left(\frac{n\omega L}{R}\right)$ است. اگر I_{o1} مقدار موثر جریان اساسی بار باشد، توان اساسی خروجی به ازای $(n=1)$ به صورت زیر خواهد بود:

$$P_{o1} = V_1 I_{o1} \cos\theta_1 = I_{o1}^2 R = \left[\frac{2V_s}{\sqrt{2}\pi\sqrt{R^2 + (\omega L)^2}} \right]^2 R \quad (5-1)$$

با توجه به بالا بودن هارمونیک در مبدل های دو سطحی و عدم کارایی مناسب در صنعت؛ اینورترهای چند سطحی معرفی گردید.

۱-۳ ساختارهای مرسوم اینورترهای چندسطحی

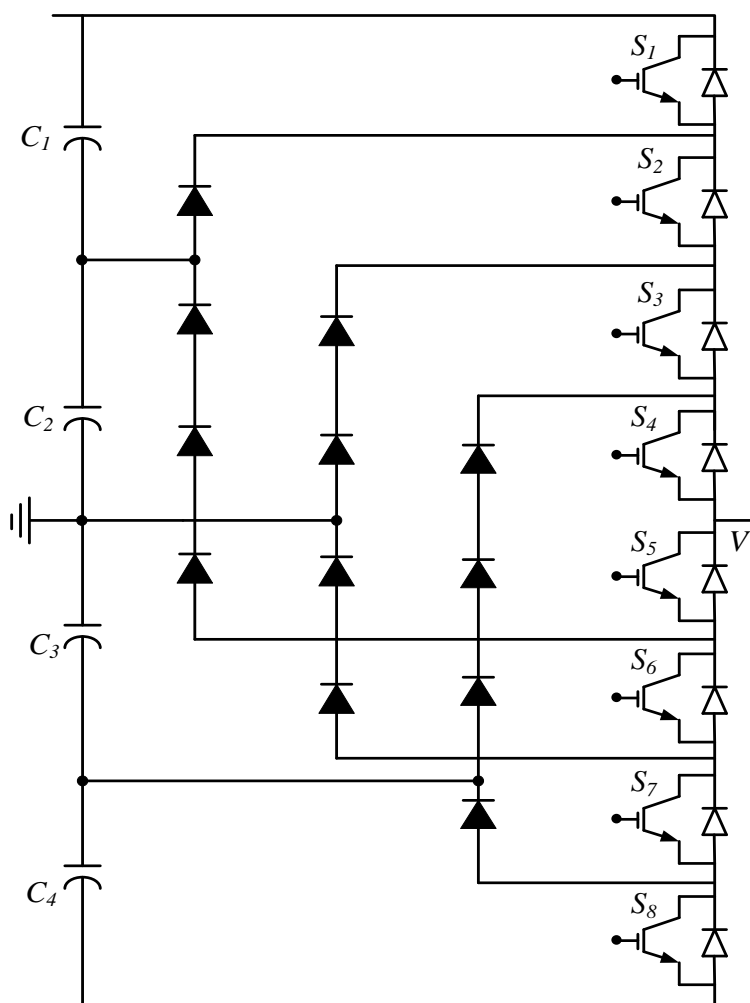
به طور کلی ساختارهای مرسوم اینورترهای چندسطحی به سه دسته "اینورتر چندسطحی برشگر دیودی"، "اینورتر چندسطحی خازن شناور" و "اینورتر چندسطحی کاسکاد" تقسیم بندی می شود.

۱-۳-۱ اینورتر چند سطحی برشگر دیودی

اینورتر چند سطحی برشگر دیودی^۱ برای اولین بار در سال ۱۹۸۰ توسط Nabae مطرح شد [1]. اینورتر چند سطحی برشگر دیودی به کمک خازن های سری ولتاژ باس DC را تقسیم کرده و بدین ترتیب سطوح مختلف ولتاژ را تولید می کند. یک اینورتر برشگر دیودی جهت ایجاد سطح ولتاژ به خازن باس DC احتیاج دارد. یک متناوب ساز m سطحی برشگر دیودی به $(m-1)$ خازن روی گذرگاه DC، $2(m-1)$ کلید و $(m-1)(m-2)$ دیود نیاز دارد [2]. شکل (۱-۲) ساختار اینورتر پنج سطحی برشگر دیودی را نشان می دهد. همان طور که از شکل برمی آید المان های مورد استفاده قرار گرفته در این مبدل عبارتند از بانک خازن مقسم ولتاژ، دیود های نگه دارنده، دیود های بلوکه کننده و کلیدها. در این مدار خازن ها نقش تقسیم کردن ولتاژ DC ورودی را به سطوح مورد نظر را دارند. در حالت متقارن ظرفیت این خازن ها با هم برابر است.^۱ برای یک مبدل m سطحی از نوع دیود شناور مقدار ولتاژ معکوس که روی هر دیود می افتد از رابطه زیر بدست می آید.

$$V_r = \frac{V_{dc}}{m-1} \quad (6-1)$$

~~~~~  
Diode-clamped multilevel inverter



شکل (۱-۲) ساختار پنج سطحی اینورتر برشگر دیودی

دلیل استفاده از دیود های نگه‌دارنده (سری) در ساختار این مبدل این است که بتوانند تغییرات ولتاژ را تحمل کنند [3]. چون دیودها سری بسته شده‌اند نسبت ولتاژی که هر دیود می‌تواند تحمل کند از رابطه (۱-۶) بدست می‌آید. البته این نحوه بستن دیودها به هم فقط برای کاربردهای ولتاژ بالا انجام می‌شود در حالی که برای کاربردهای ولتاژ پایین نیازی به استفاده از مجموعه سری دیودها نیست و معمولاً از یک دیود استفاده می‌کنند [4].

جدول (۱-۱) حالت های کلیدزنی اینورتر پنج سطحی دیودشناور شکل فوق را ارائه می‌کند. در این جدول عدد ۱ نشانگر روشن بودن کلید و عدد ۰ نشانگر خاموش بودن و عدم هدایت کلید می‌باشد.

با افزایش تعداد سطوح ولتاژ در این مبدل شکل موج خروجی سینوسی‌تر می‌گردد. ولی از مبدل دیود کلمپ معمولاً به دلیل اینکه تعداد دیودهای مورد استفاده با توان دوم تعداد سطوح رابطه دارد و با افزایش تعداد سطوح ولتاژ تعداد دیودهای مورد نیاز به شدت افزایش می‌یابد، در سطح ولتاژ خیلی بالا مورد استفاده قرار نمی‌گیرد [5]. از مزیت‌های این اینورتر سادگی در ساختار و کلید زنی می‌باشد.

جدول (۱-۱) حالت‌های کلیدزنی اینورتر پنج سطحی برشگر دیودی.

| وضعیت کلیدها |       |       |       |       |       |       |       | ولتاژ خروجی |
|--------------|-------|-------|-------|-------|-------|-------|-------|-------------|
| $s_1$        | $s_2$ | $s_3$ | $s_4$ | $s_5$ | $s_6$ | $s_7$ | $s_8$ |             |
| 1            | 1     | 1     | 1     | 0     | 0     | 0     | 0     | $V_{dc}/2$  |
| 0            | 1     | 1     | 1     | 1     | 0     | 0     | 0     | $V_{dc}/4$  |
| 0            | 0     | 1     | 1     | 1     | 1     | 0     | 0     | 0           |
| 0            | 0     | 0     | 1     | 1     | 1     | 1     | 0     | $-V_{dc}/2$ |
| 0            | 0     | 0     | 0     | 1     | 1     | 1     | 1     | $-V_{dc}/4$ |

یکی از راه‌های حل نامتعادلی ولتاژ در اینورترهای چند سطحی تعویض خازن‌ها با یک منبع ولتاژ DC ثابت کنترل شده از قبیل رگولاتورهای ولتاژ مدولاسیون پهنای پالس یا باتری‌ها است. راه دیگر برای رفع مشکل نامتعادلی ولتاژ در این نوع مبدل استفاده از کنترل کننده‌های کمکی است. به همین دلیل است که با افزایش سطح در این نوع مبدل مسئله نامتعادلی ولتاژ در خازن‌ها بیشتر نمایان شده و کنترلر اضافی که باید استفاده شود پیچیده‌تر شده و نهایتاً استفاده از سطوح بالا در این مبدل‌ها رایج و متداول نخواهد بود. بعضی از کلیدها که عموماً کلیدهای میانی در ساختار اینورتر برشگر دیودی هستند، چون مدت زمان بیشتری هدایت می‌کنند بنابراین چگالی جریانی عبوری در آن‌ها نسبت به کلیدهای خارجی ساختار این نوع مبدل بیشتر خواهد بود. همچنین محل قرار گرفتن دیودهای نگه‌دارنده در این نوع مبدل‌ها به دلیل اینکه باید سطوح مختلفی از ولتاژهای معکوس را تحمل کنند حائز اهمیت است [6].

این مبدل عموماً به صورت تک فاز می‌باشد و برای استفاده در حالت سه فاز، برای هر یک از فازها یک مبدل قرار داده و با توجه به کلید زنی‌ها، می‌توان شکل موج‌هایی با اختلاف فاز مناسب را تولید نمود.

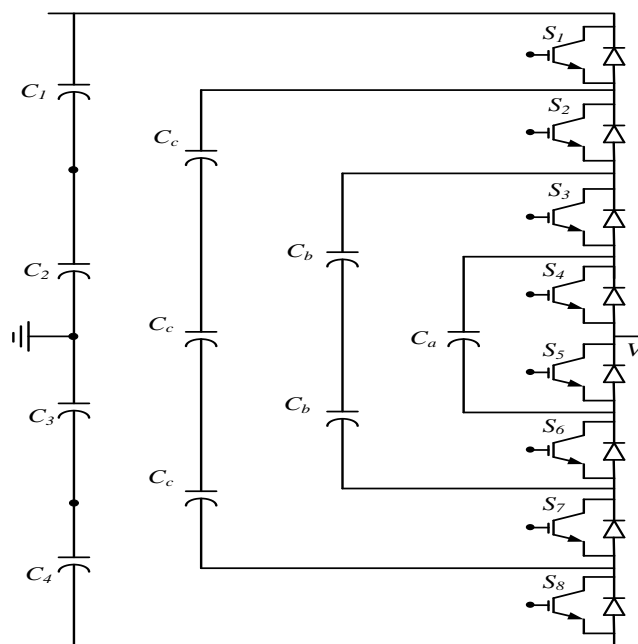
### ۱-۳-۲ اینورتر چندسطحی خازن‌های شناور

اینورتر چند سطحی خازن‌های شناور<sup>۱</sup> به صورت یک مدار نردبانی از خازن‌های شناور با ولتاژهای متفاوت است. اندازه افزایش ولتاژ بین دو خازن، اندازه سطوح ولتاژ را در خروجی تعیین می‌کند. یک اینورتر خازن شناور جهت ایجاد سطح ولتاژ به خازن باس DC احتیاج دارد. ساختار مبدل ولتاژ چند سطحی خازن شناور به جهت تشابه، شبیه‌ترین مبدل به مبدل دیود کلمپ می‌باشد. تفاوت این مبدل با مبدل دیود کلمپ در استفاده از خازن به جای دیودهای نگه‌دارنده می‌باشد. در این مبدل از خازن‌های شناور به منظور تولید ولتاژ مورد نظر در خروجی استفاده می‌کنند [7].

<sup>۱</sup>Flying capacitor multilevel inverter



در ساختار مبدل چند سطحی خازن شناور، همانند ساختار برشگردیودی تعداد کلیدهای به کار رفته برابر است با  $2(m - 1)$  می باشد که در آن  $m$  تعداد سطح ولتاژ مورد نظر می باشد. تعداد خازن های مقسم ولتاژ باس DC هم برابر با  $(m - 1)$  خواهد بود که محل قرار گیری این خازن ها همانند اینورتر برشگر دیودی در ورودی مبدل می باشد. المان دیگری که در این ساختار مورد استفاده قرار گرفته خازن های شناور می باشد. تعداد خازن های شناور مورد نیاز در این مبدل برابر با  $\frac{(n-1)(n-2)}{2}$  می باشد. شکل (۱-۱) - (3) زیر ساختار اینورتر پنج سطحی برشگر خازنی را نشان می دهد [8].



شکل (۱-۳) ساختار پنج سطحی اینورتر خازن های شناور

جدول (۱-۲) حالت های کلیدزنی اینورتر پنج سطحی خازن شناور را ارائه می کند.

جدول (۱-۲) حالت های کلیدزنی اینورتر خازن های شناور جهت تولید پنج سطح درولتاژ خروجی

| وضعیت کلیدها |       |       |       |       |       |       |       | ولتاژ خروجی |
|--------------|-------|-------|-------|-------|-------|-------|-------|-------------|
| $S_1$        | $S_2$ | $S_3$ | $S_4$ | $S_5$ | $S_6$ | $S_7$ | $S_8$ |             |
| 1            | 1     | 1     | 1     | 0     | 0     | 0     | 0     | $V_{dc}/2$  |
| 1            | 1     | 1     | 0     | 1     | 0     | 0     | 0     | $V_{dc}/4$  |
| 1            | 1     | 0     | 0     | 1     | 1     | 0     | 0     | 0           |
| 1            | 0     | 0     | 0     | 1     | 1     | 1     | 0     | $-V_{dc}/2$ |
| 0            | 0     | 0     | 0     | 1     | 1     | 1     | 1     | $-V_{dc}/4$ |

همان طور که در ساختار اینورتر برشگر دیودی افت ولتاژ جذب شده توسط دیودها متفاوت بود در این ساختار هم خازن‌ها این گونه رفتار می‌کنند. در حالت پایدار مقدار ولتاژ در خازن‌های نزدیک به کلیدها کمتر از مقدار ولتاژ در خازن‌های نزدیک به منابع ولتاژ خواهد بود. مقدار ولتاژی که هر یک از خازن‌ها می‌توانند داشته باشند از رابطه زیر حاصل می‌گردد:

$$V_c = \frac{V_{dc}}{m-1} \quad (7-1)$$

در رابطه فوق  $m$  تعداد سطوح ولتاژ می‌باشد. در این مبدل با توجه به اینکه هر جفت کلید نمی‌تواند همزمان روشن و یا خاموش باشند، این ساختار در مقایسه با اینورتر دیود کلمپ دارای چندین ویژگی جالب و منحصر به فرد است. یکی از ویژگی‌های این مبدل این است که دیودهای نگهدارنده اضافی در این ساختار وجود ندارد. نبود دیودهای نگه دارنده سبب می‌شود که جریان معکوس نیز بتواند در مدار شارش پیدا کند. در نتیجه این عمل تعداد حالات کلید زنی افزایش می‌یابد و برای دست یافتن به یک سطح ولتاژ مطلوب حالت‌های گوناگونی را می‌توان در نظر گرفت [9].

همانند مبدل چند سطحه نوع دیود شناور مبدل‌های چند سطحه با خازن معلق هم دارای دو شرط برای عملکرد هر زوج کلید می‌باشد:

- ✓ برای هر زوج کلید در هر لحظه یکی از آن‌ها روشن و دیگری باید در موقعیت خاموش باشد
- ✓ در طی یک دوره تناوب هر کلید یک بار تغییر حالت خواهد داد.

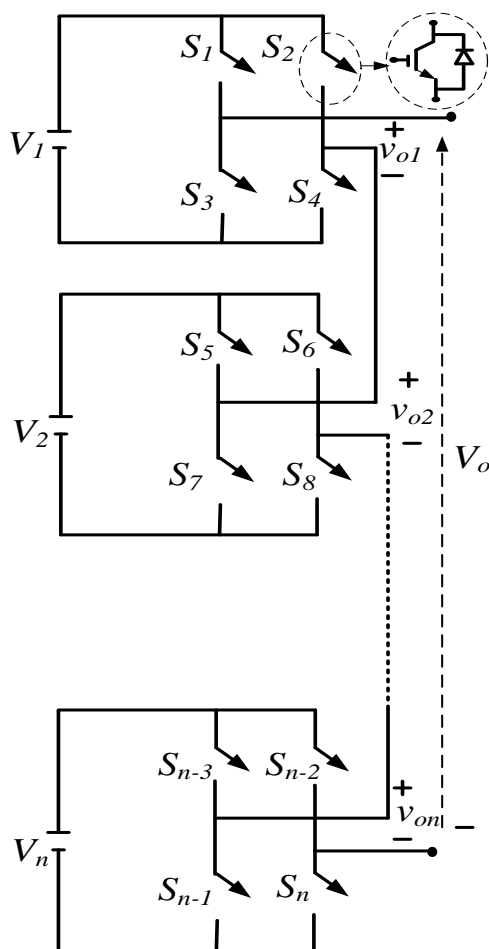
ایجاد تعادل در شارژ خازن‌ها هم توسط روش‌های کنترلی امکان‌پذیر خواهد بود. جریان از طریق خازن‌هایی که در موقعیت فعال قرار دارند، می‌توانند با انتقال انرژی از خازن‌هایی که کاملاً شارژ شده‌اند به خازن‌هایی که کمتر شارژ شده‌اند تعادل را در ولتاژ خازن‌های مسیر بسته هدایت برقرار سازند. اگر در روش ارائه شده برای متعادل‌سازی ولتاژ خازن‌ها در حین انتقال توان اکتیو از حالات کلید زنی اضافی استفاده شده باشد در این صورت این روش در عمل قابل اعمال نخواهد بود. اما اگر در روش کنترلی ارائه شده از فرکانس‌های کلید زنی استفاده شده باشد ممکن است این روش به عنوان یک روش درست و صحیح برای متعادل‌سازی ولتاژ خازن‌ها می‌تواند بکار رود. در این نوع مبدل هم همانند نوع برشگر دیودی، وجود نامتعادلی در ولتاژ خازن‌ها در موقع انتقال توان اکتیو به دلیل تفاوت در مدت زمان شارژ و تخلیه خازن‌ها است. اما نکته مهم که باید مورد توجه قرار بگیرد این است که در اینورتر نوع برشگر دیودی این نامتعادلی با استفاده از کنترلر خارجی قابل رفع شدن بود اما در اینورتر نوع خازن شناور با حذف روش‌های غیرضروری کلید زنی می‌توان به متعادل‌سازی ولتاژ خازن‌ها دست پیدا کرد. اما در موقع انتقال توان راکتیو این نوع از مبدل‌ها همانند نوع برشگر دیودی مشکلی در زمینه تعادل ولتاژ خازن‌ها نخواهند داشت [10].

این متناوب سازه تعداد زیادی خازن ذخیره نیاز دارد ساخت اینورترها خازن‌های حجیم، مشکل و گران است. برای انتقال توان حقیقی، فرکانس و تلفات کلیدزنی زیاد است و کنترل متناوب ساز مشکل می‌باشد. تعداد زیاد خازن‌های ذخیره ساز امکانات بالقوه راهنگام قطع تغذیه فراهم می‌کند. میزان هماهنگی آنها مانند اینورتر چندسطحی برشگر دیودی، ضمن داشتن سطوح بیشتر، به قدری پایین است که میتوان

از فیلتر چشم پوشی کرد. هم توان حقیقی وهم توان واکنشی رامیتوان کنترل کرد.

### ۳-۳-۱ اینورتر چند سطحی کاسکاد

اینورتر چندسطحی کاسکاد<sup>۱</sup> شامل یک سری واحدهای متناوب سازیل  $H$  است. وظیفه ی کلی متناوب سازیل  $H$ ، ساخت ولتاژ مورد نظر از چند منبع  $DC$  ی مجزا است که می تواند باتری، سلول خورشیدی یا سوختی باشد [11]. ساختار اینورتر پنج سطحی کاسکاد در شکل (۴-۱) نشان داده شده است.



شکل (۴-۱) ساختار اینورتر چند سطحی کاسکاد

ولتاژ خروجی اینورتر کاسکاد برابر است با مجموع ولتاژهای خروجی همه ی پل های  $H$  می باشد که بارابطه زیر نشان داده می شود:

$$V_o = v_{o1} + v_{o2} + \dots + v_{on} \quad (۸-۱)$$

مقادیر ولتاژ منابع  $DC$  در اینورتر کاسکاد در تعداد سطوح ولتاژ خروجی تاثیر دارد. به طور کلی سه روش برای تعیین منابع  $DC$  پیشنهاد شده است:

**روش اول**- در این روش مقادیر منابع  $DC$  یکسان در نظر گرفته می شود:

$$V_1 = V_2 = \dots = V_n \quad (9-1)$$

به دلیل اینکه در این روش مقادیر منابع  $DC$  یکسان می باشد به این نوع پیکربندی، پیکربندی متقارن<sup>۱</sup> گفته می شود. با استفاده از این روش تعداد سطوح ولتاژ خروجی ( $N_{level}$ ) با استفاده از رابطه زیر به دست می آید:

$$N_{level} = 2n + 1 \quad (10-1)$$

**روش دوم**- برای این روش دو معادله زیر جهت تعیین مقادیر منابع  $DC$  استفاده می شود:

$$V_1 = V \quad (11-1)$$

$$V_n = 2^n \times V \quad n > 1 \quad (12-1)$$

با استفاده از روابط فوق، تعداد سطوح ولتاژ خروجی برابر است با:

$$N_{level} = 2^{n+1} - 1 \quad (13-1)$$

**روش سوم**- در این روش زیر جهت تعیین مقادیر منابع  $DC$  روابط زیر استفاده می شود:

$$V_1 = V \quad (14-1)$$

$$V_n = 3^n \times V \quad (15-1)$$

در این روش تعداد سطوح ولتاژ تولیدی در شکل موج خروجی با استفاده از رابطه زیر به دست می آید:

$$N_{level} = 3^n \quad (16-1)$$

مقادیر ولتاژ منابع  $DC$  در روش های دوم و سوم یکسان نمی باشد. به همین دلیل به این نوع پیکربندی، پیکربندی غیر متقارن<sup>۲</sup> اطلاق می شود.

بامقایسه سه روش اشاره شده، روش اول تعیین منابع ولتاژ تعداد سطوح کمتری را در شکل موج ولتاژ خروجی تولید می کند و روش سوم بیشترین تعداد سطوح ولتاژ را تولید می کند. همچنین تعداد کلید مورد نیاز اینورتر کاسکاد  $4n$  می باشد. در تمامی روابط فوق نمایانگر تعداد منابع  $DC$  مورد استفاده در ساختار اینورتر کاسکادمی باشد.

~~~~~

^۱Symmetric configuration

^۲Asymmetric configuration